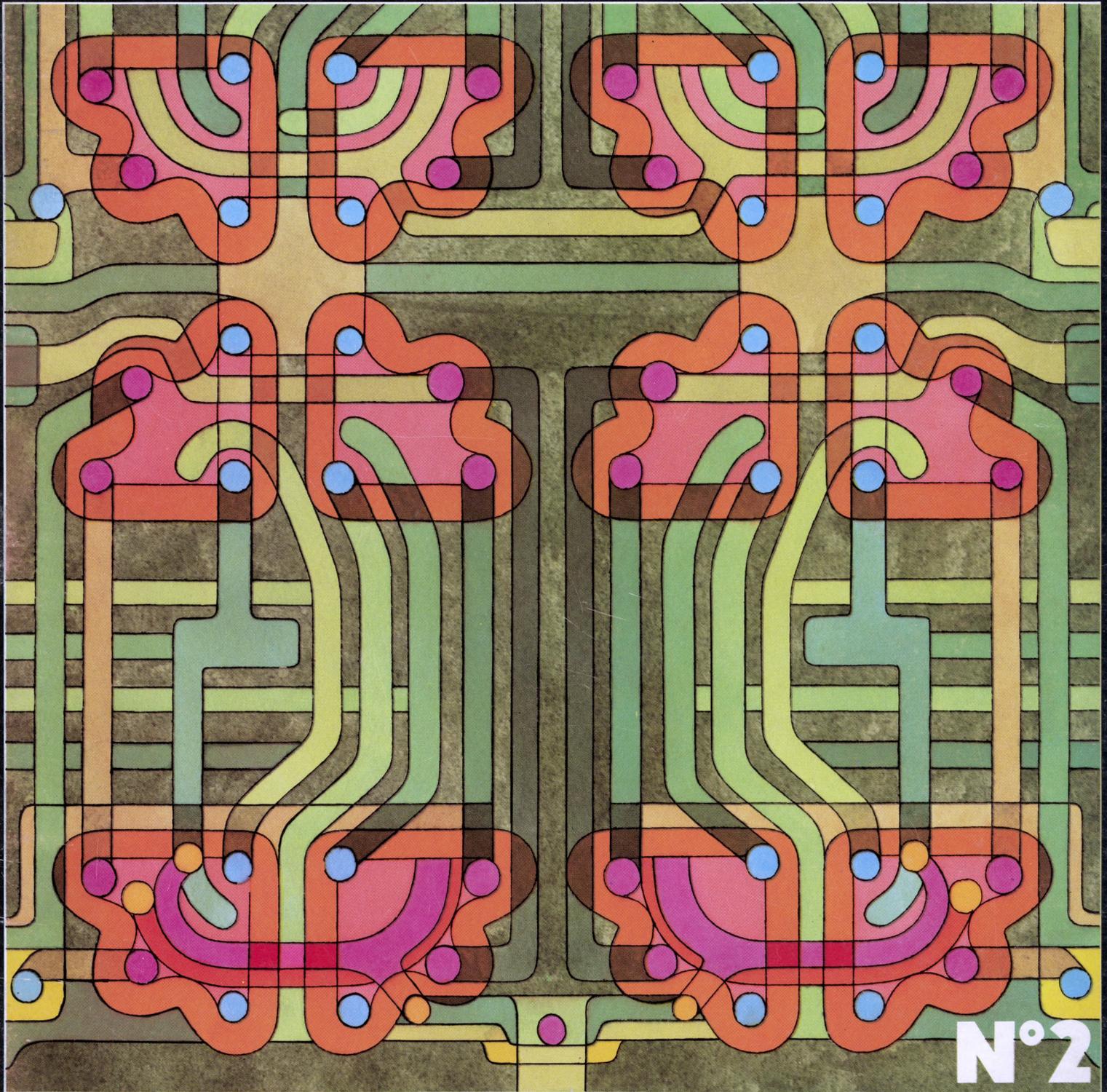


GUIDE DE L'INGENIEUR 1970 MICROELECTRONIQUE



N°2



R.T.C. LA RADIOTECHNIQUE-COMPELEC

SOMMAIRE

Circuits intégrés DTL série FF...	2
Circuits intégrés DTL série FC...	4
Circuits intégrés TTL série FJ...	9
Circuits intégrés MOS série FD..	15
Circuits intégrés pour applications linéaires.....	19
Boîtiers.....	31

circuits intégrés DTL

SÉRIE FF

LOGIQUE D.T.L.

■ SÉRIE MILITAIRE

■ SÉRIE PROFESSIONNELLE

Tensions d'alimentations : + 4,5 V
- 1,5 V

Gammes de températures :

SÉRIE MILITAIRE

$T_{amb} = -55^{\circ}$ à $+125^{\circ}$ C

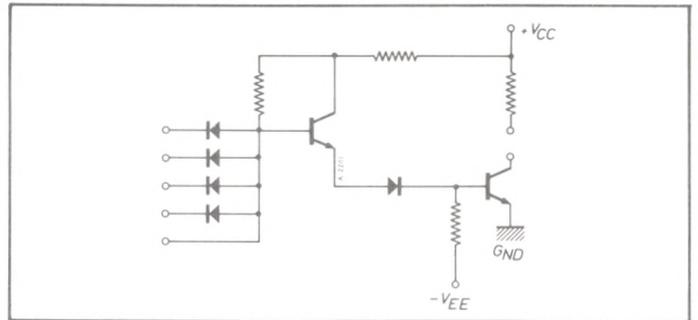
$T_{stg} = -65^{\circ}$ à $+175^{\circ}$ C

SÉRIE PROFESSIONNELLE

$T_{omb} = 0^{\circ}$ à $+75^{\circ}$ C

$T_{stg} = -65^{\circ}$ à $+100^{\circ}$ C

Boîtiers : type XA 10 (TO-100) – type XF 10 (TO-91)



Configuration électrique
de l'élément de base (porte ET-NON en logique positive)

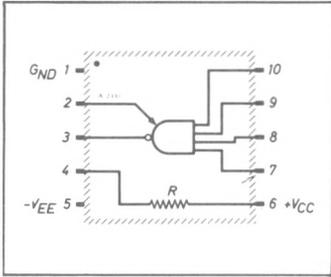
CARACTÉRISTIQUES TYPIQUES A 25° C

Paramètres	Porte	Bascule
■ Délai de propagation	20 ns	35 ns
■ Puissance moyenne consommé	7,5 mW	22 mW
■ Sortance	5	7
■ Immunité statique	1 V	0,9 V

La série FF est une famille de circuits intégrés logiques en technique DTL ("Diode Transistor Logic").

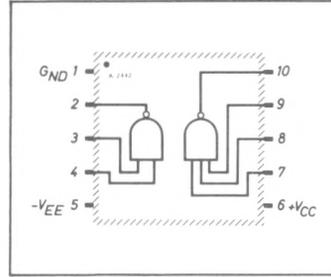
La fonction de base, la porte ET-NON en logique positive, est constituée par un réseau de diodes couplé à un inverseur par l'intermédiaire d'un transistor fonctionnant en amplificateur de courant. La résistance de charge du transistor inverseur est déconnectée sur certains circuits ET-NON de cette famille.

La série FF, interchangeable avec la série SE 100, a été développée et industrialisée dans le cadre de l'action concertée des Administrations.



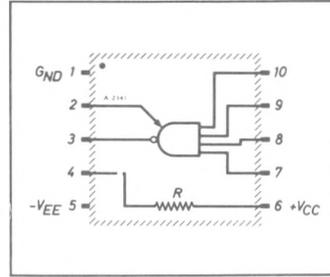
Porte ET-NON

FFH 101/XA10 FFH 101/XF10
 FFH 102/XA10 FFH 102/XF10



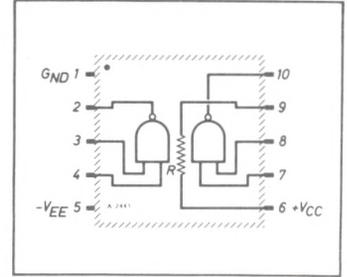
Double Porte ET-NON

FFH 111/XA10 FFH 111/XF10
 FFH 112/XA10 FFH 112/XF10



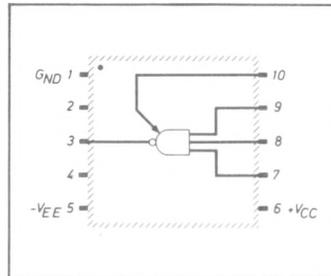
Porte de puissance ET-NON

FFH 121/XA10 FFH 121/XF10
 FFH 122/XA10 FFH 122/XF10



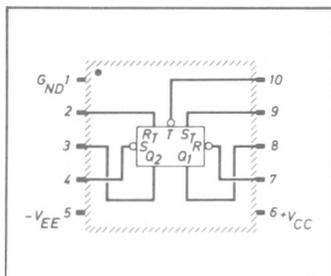
Double Porte ET-NON

FFH 141/XA10 FFH 141/XF10
 FFH 142/XA10 FFH 142/XF10



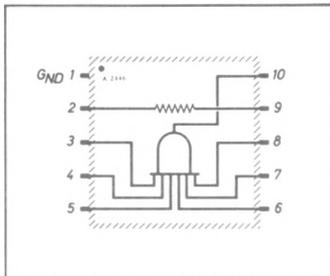
Porte de puissance ET-NON

FFH 131/XA10 FFH 131/XF10
 FFH 132/XA10 FFH 132/XF10



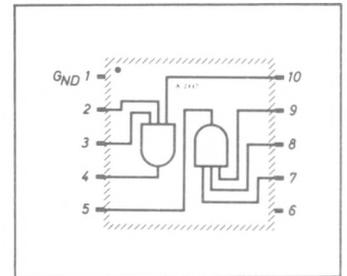
Bascule RST

FFJ 101/XA10 FFJ 101/XF10
 FFJ 102/XA10 FFJ 102/XF10



Expasseur ET

FFY 101/XA10 FFY 101/XF10
 FFY 102/XA10 FFY 102/XF10



Double Expasseur ET

FFY 111/XA10 FFY 111/XF10
 FFY 112/XA10 FFY 112/XF10

Usine de Caen : Ensemble automatique de mesure avec ordinateur PR 8000



SÉRIE FC

LOGIQUE D.T.L.

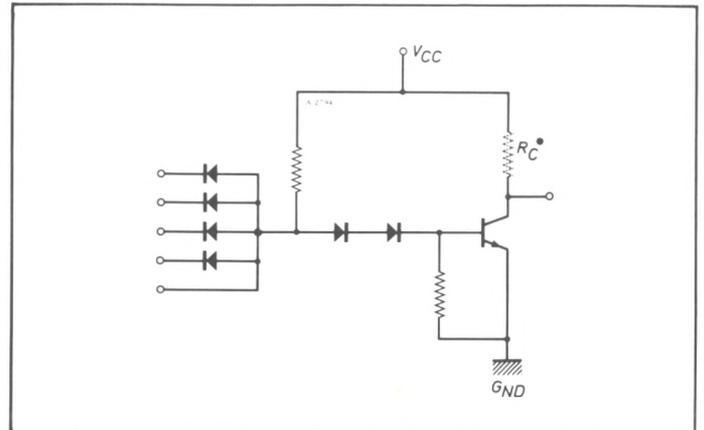
Tension d'alimentation : + 6 V \pm 5 %

Gammes de températures :

SÉRIE PROFESSIONNELLE $\left\{ \begin{array}{l} T_{amb} = 0^{\circ} \text{ à } + 75^{\circ} \text{ C} \\ T_{stg} = - 35^{\circ} \text{ à } + 125^{\circ} \text{ C} \end{array} \right.$

Boîtier Type XD 14 (1)

(1) Sur demande cette série est disponible en boîtier XE 14



Configuration électrique
de l'élément de base (porte ET - NON en logique positive)

* la résistance de charge R_c est en option sur toutes les portes ET - NON

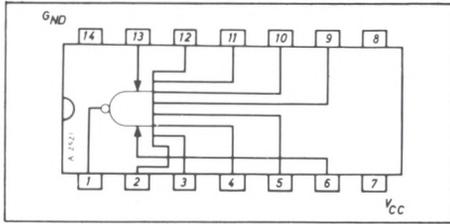
CARACTÉRISTIQUES TYPIQUES A 25° C POUR UNE PORTE ET - NON

Paramètres	
■ Délai de propagation	30 ns
■ Puissance moyenne consommée	11 mW
■ Sortance	11
■ Immunité statique	1,2 V

La série FC est une famille de circuits intégrés logiques en technique D.T.L. (" Diode Transistor Logic ").

La fonction de base, la porte ET-NON en logique positive, est constituée par un réseau de diodes couplé à un transistor inverseur par l'intermédiaire de diodes de décalage à forte tension directe. Cette caractéristique des diodes de décalage permet d'obtenir une tension de seuil dont la valeur typique à 25° C est de 1600 mV.

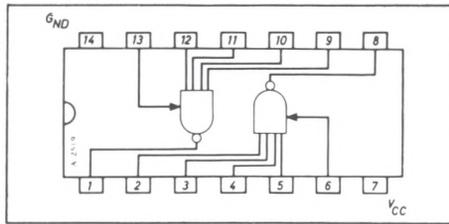
En outre, pour permettre de réaliser la fonction OU câblée (" wired or ") dans les meilleures conditions de sortance et de puissance consommée, toutes les fonctions ET-NON de cette famille sont proposées avec la résistance de charge en option sur le collecteur du transistor inverseur.



Porte ET - NON

FCH 101/XD 14 (sans r_c)

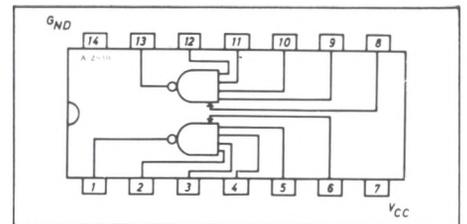
FCH 111/XD 14 (avec r_c)



Double porte ET - NON

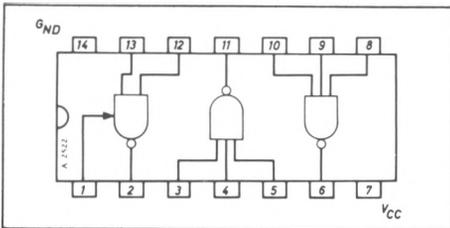
FCH 121/XD 14 (sans r_c)

FCH 131/XD 14 (avec r_c)



Double porte ET - NON

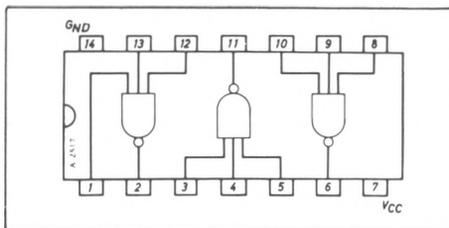
FCH 231/XD 14



Triple porte ET - NON

FCH 141/XD 14 (sans r_c)

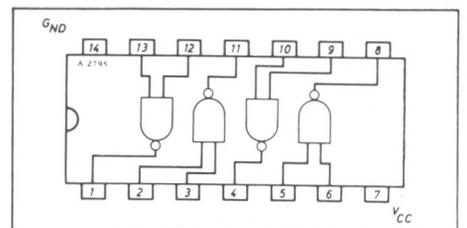
FCH 161/XD 14 (avec r_c)



Triple porte ET - NON

FCH 151/XD 14 (sans r_c)

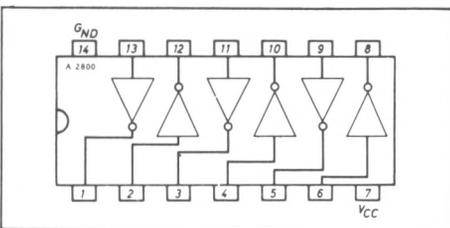
FCH 171/XD 14 (avec r_c)



Quadruple porte ET - NON

FCH 181/XD 14 (sans r_c)

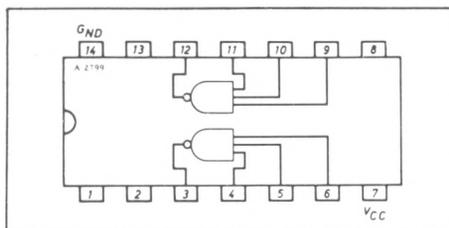
FCH 191/XD 14 (avec r_c)



Sextuple inverseur

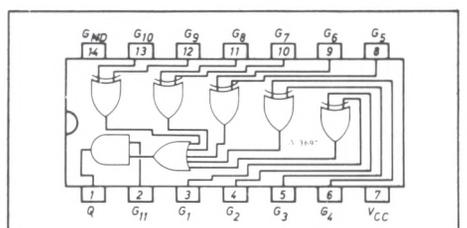
FCH 201/XD 14 (sans r_c)

FCH 211/XD 14 (avec r_c)



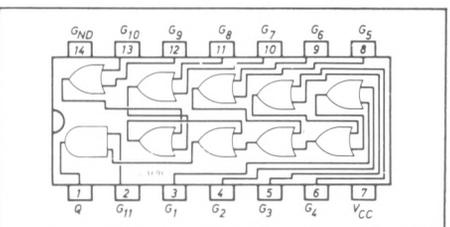
Double séparateur

FCH 221/XD 14



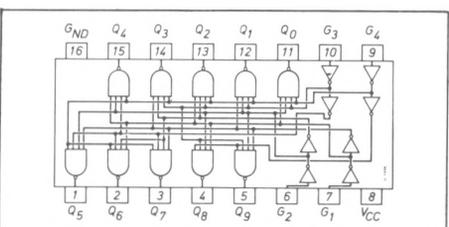
Comparateur 5 Bits

FCH 281/XD 14



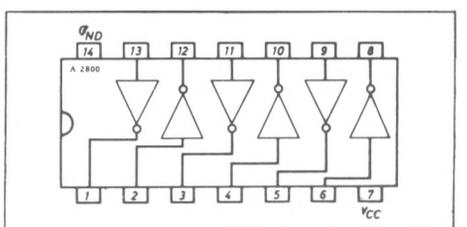
Contrôleur de parité 10 Bits

FCH 291/XD 14



Décodeur 4 Bits

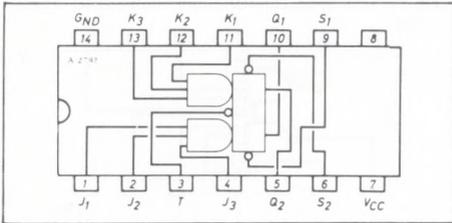
FCH 301/XD 16



Sextuple inverseur

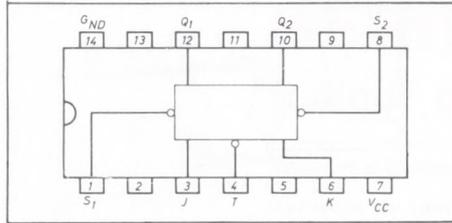
FCH 311 (sans r_c)

FCH 321 (avec r_c)



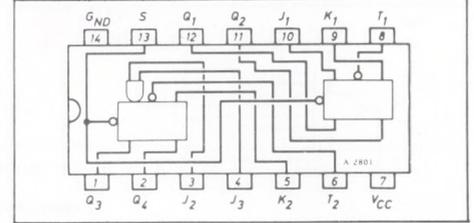
Bascule JK

FCJ 101/XD 14



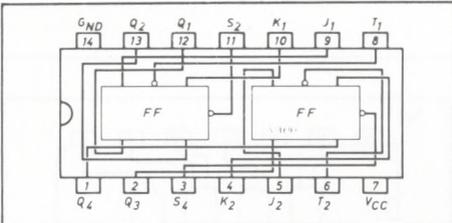
Bascule JK Maître esclave

FCJ 111/XD 14



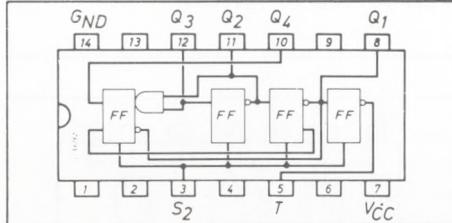
Double bascule JK maître esclave

FCJ 121/XD 14



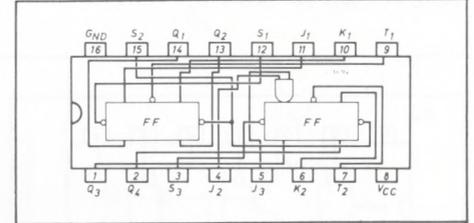
Double bascule JK maître esclave

FCJ 131/XD 14



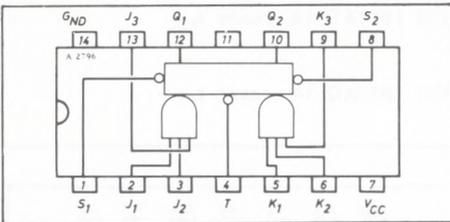
Decade synchrone

FCJ 141/XD 14



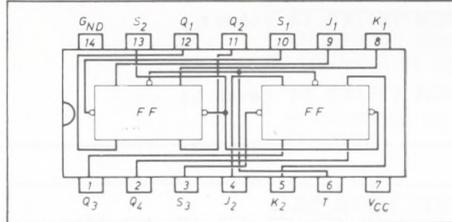
Double bascule JK maître esclave

FCJ 191/XD 16



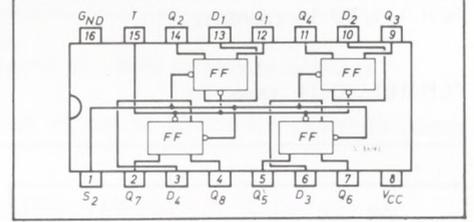
Bascule JK maître esclave

FCJ 201/XD 14



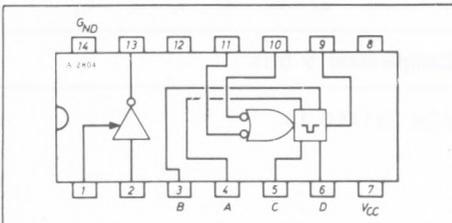
Double bascule JK maître esclave

FCJ 211/XD 14



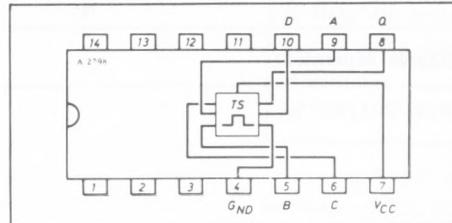
Mémoire 4 Bits

FCJ 221/XD 16



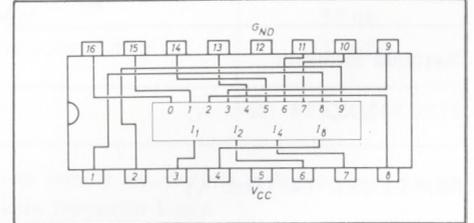
Monostable

FCK 101/XD 14



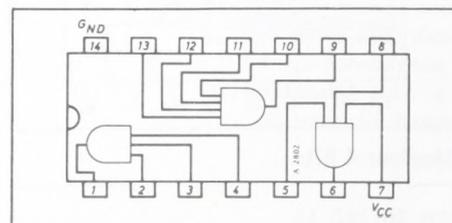
Trigger de Schmitt

FCL 101/XD 14



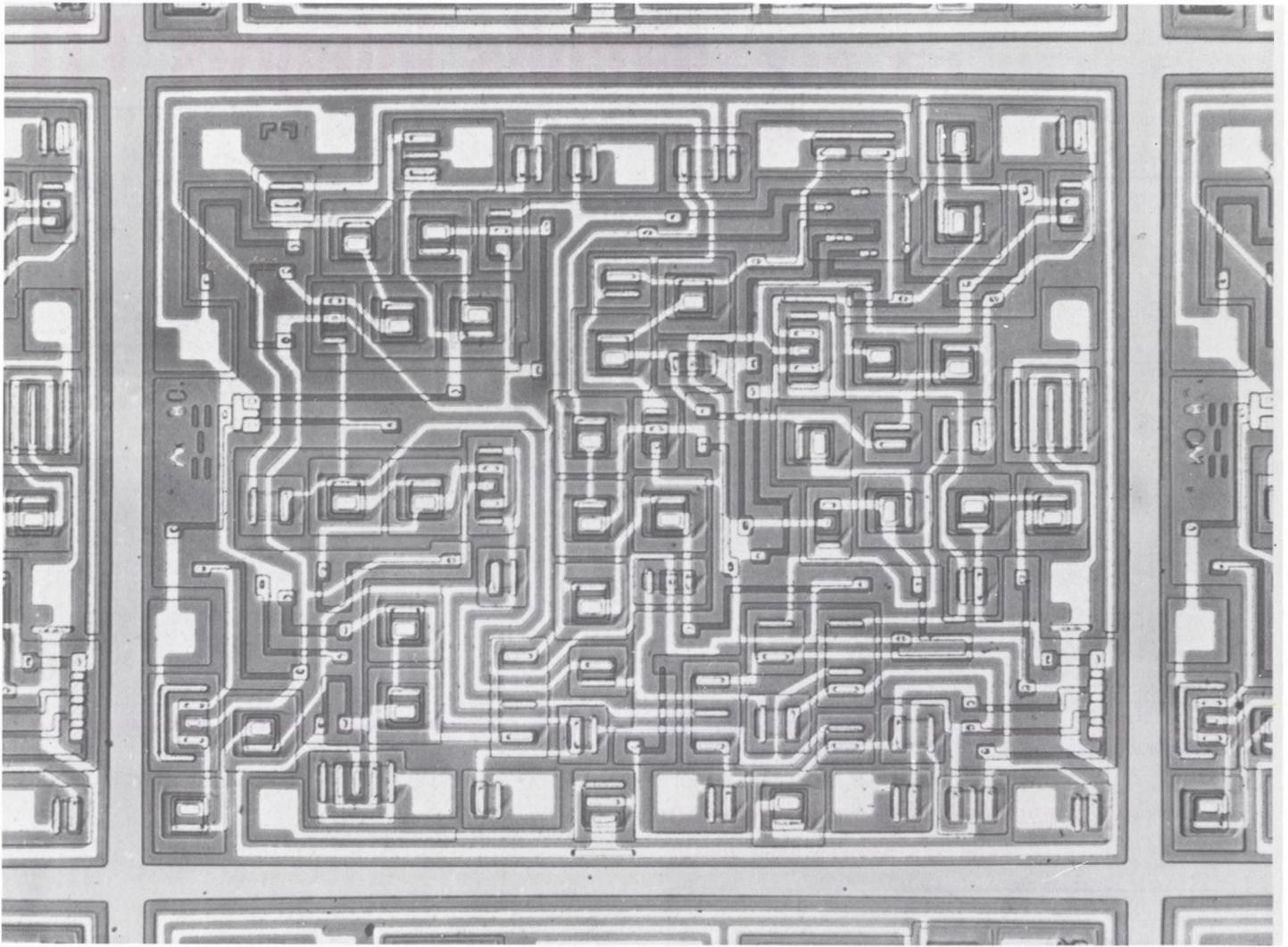
Décodeur pour affichage numérique

FCL 111/XD 16



Triple expasseur

FCY 101/XD 14



Réseau de 21 portes. Circuit compatible avec la série FC.

circuits intégrés TTL

SÉRIE FJ

LOGIQUE T.T.L.

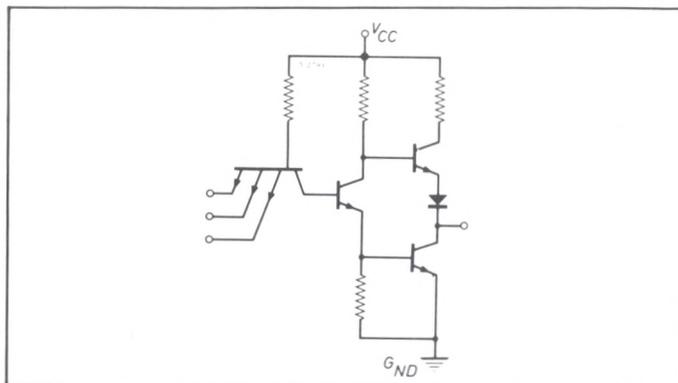
Tension d'alimentation : + 5 V \pm 5 %

Gammes de températures :

$T_{amb} = 0^{\circ}$ à $+ 75^{\circ}$ C

$T_{sto} = - 35^{\circ}$ à $+ 125^{\circ}$ C

Boîtier type XD 14



Configuration électrique
de l'élément de base (porte ET-NON en logique positive)

CARACTÉRISTIQUES TYPIQUES A 25° C POUR UNE PORTE ET - NON

Paramètres	
■ Délai de propagation	13 ns
■ Puissance moyenne consommée	10 mW
■ Sortance garantie	10
■ Immunité statique	1V

La série FJ est une famille de circuits intégrés logiques en technique T.T.L. ("Transistor Transistor Logic").

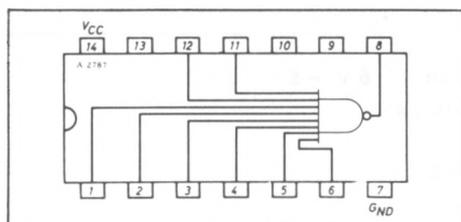
La fonction de base, la porte ET-NON en logique positive, comporte un transistor multiémetteur réalisant la fonction ET et un inverseur constitué par un transistor déphaseur commandant un étage de sortie du type "totem pole".

Cette configuration, qui permet d'obtenir un facteur de mérite (produit vitesse par puissance consommée) plus faible qu'en DTL, présente en outre, une faible impédance de sortie dans les deux états logiques, ce qui permet un fonctionnement sur des charges capacitives relativement importantes.

L'utilisation de la série FJ est conseillée pour toutes les applications où la vitesse des circuits D.T.L. est insuffisante.

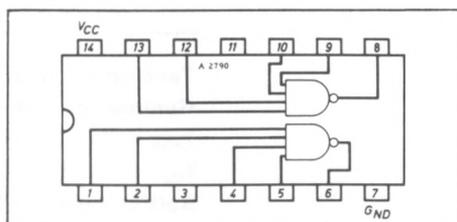
La série FJ est interchangeable avec la série 74 N.

OPÉRATEURS ET EXPANSEURS



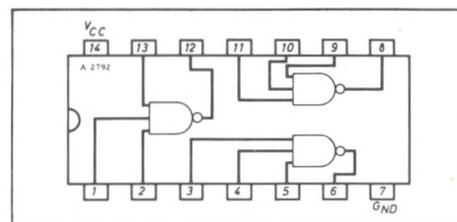
Porte ET - NON

FJH 101 (74-30 N)



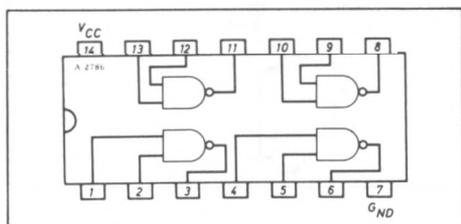
Double porte ET - NON

FJH 111 (74-20 N)



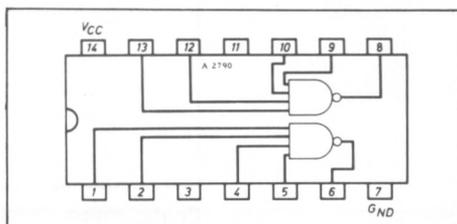
Triple porte ET - NON

FJH 121 (74-10 N)



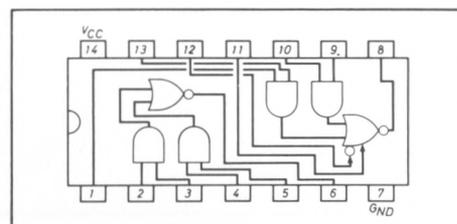
Quadruple porte ET - NON

FJH 131 (74-00 N)



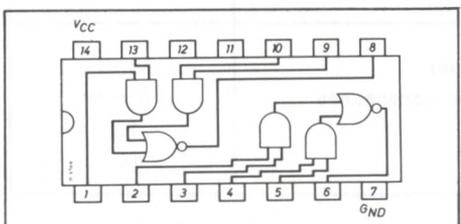
Double porte de puissance ET - NON

FJH 141 (74-40 N)



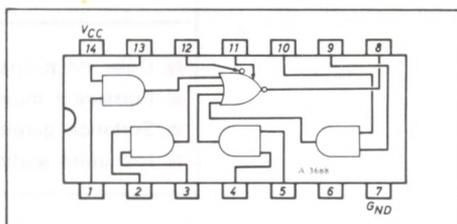
Double porte expansible ET - OU - NON

FJH 151 (74-50 N)



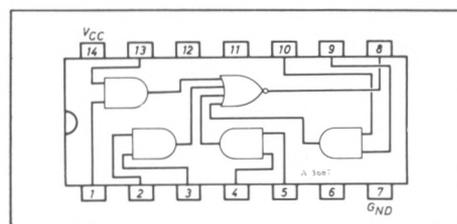
Double porte ET - OU - NON

FJH 161 (74-51 N)



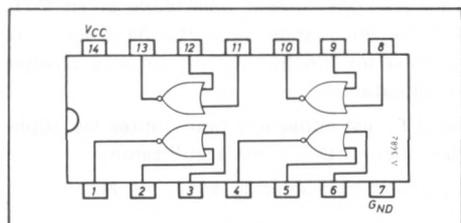
Porte expansible ET - OU - NON

FJH 171 (74-53 N)



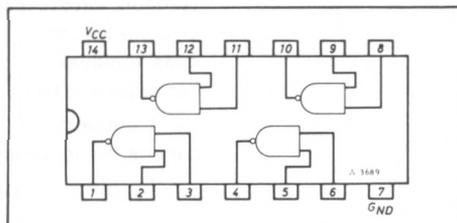
Porte ET - OU - NON

FJH 181 (74-54 N)



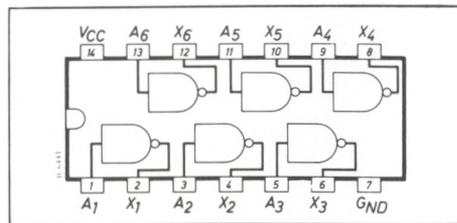
Quadruple porte OU - NON

FJH 221 (74-02 N)



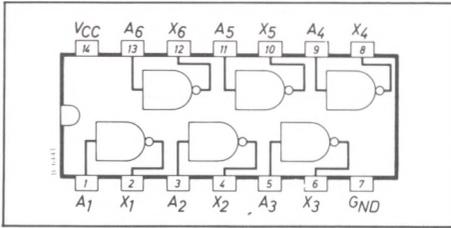
Quadruple porte ET - NON

FJH 231 (74-01N)
(avec collecteur ouvert)



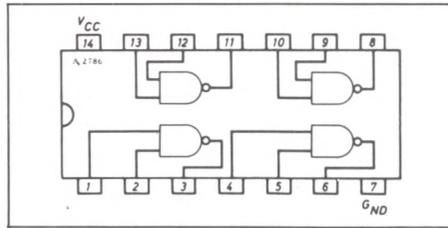
Sextuple inverseur

FJH 241 (74-04N)



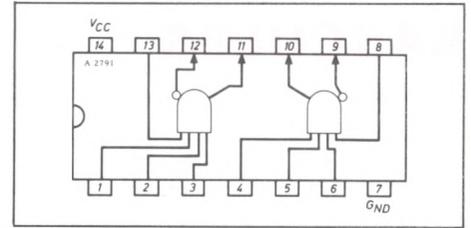
Sextuple inverseur

FJH 251 (74-05N)



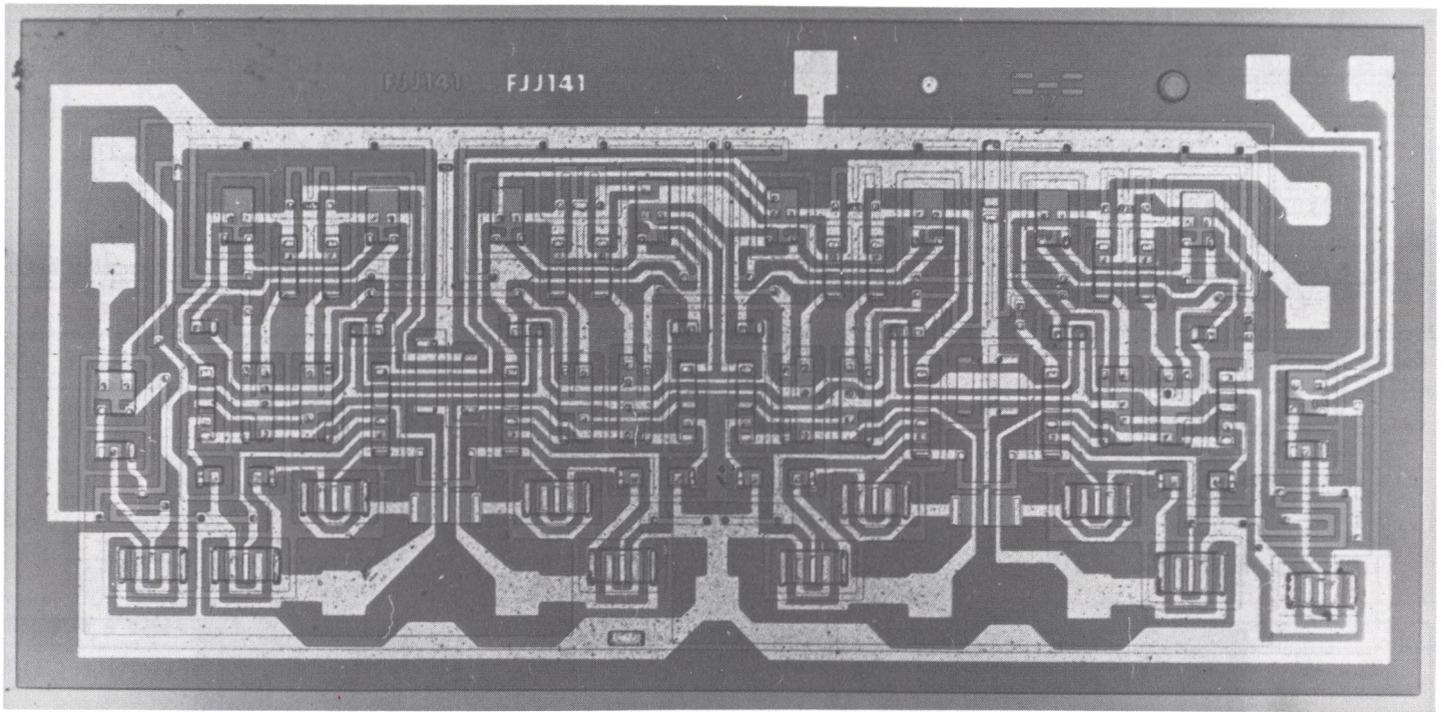
Quadruple porte ET - NON

FJH 291 (74-03N)
(avec collecteur ouvert)



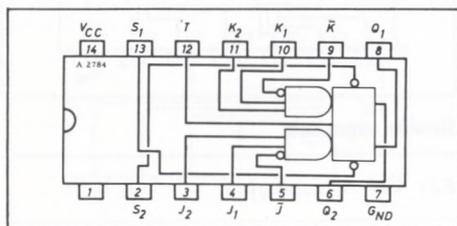
Double expandeur

FJY 101 (74-60N)



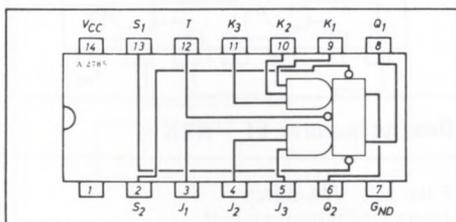
FJJ 141

BASCULES



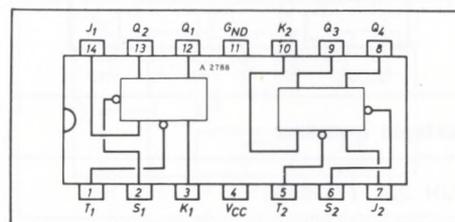
Bascule JK

FJJ 101 (74-00 N)



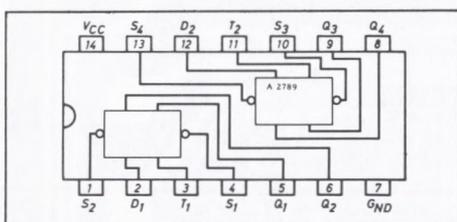
Bascule JK maître esclave

FJJ 111 (74-72N)



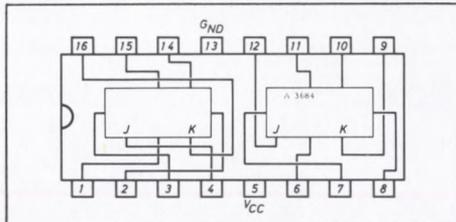
Double bascule JK maître esclave

FJJ 121 (74-73N)



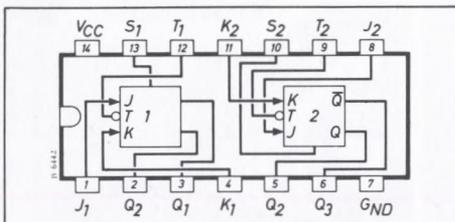
Double bascule D

FJJ 131 (74-74N)



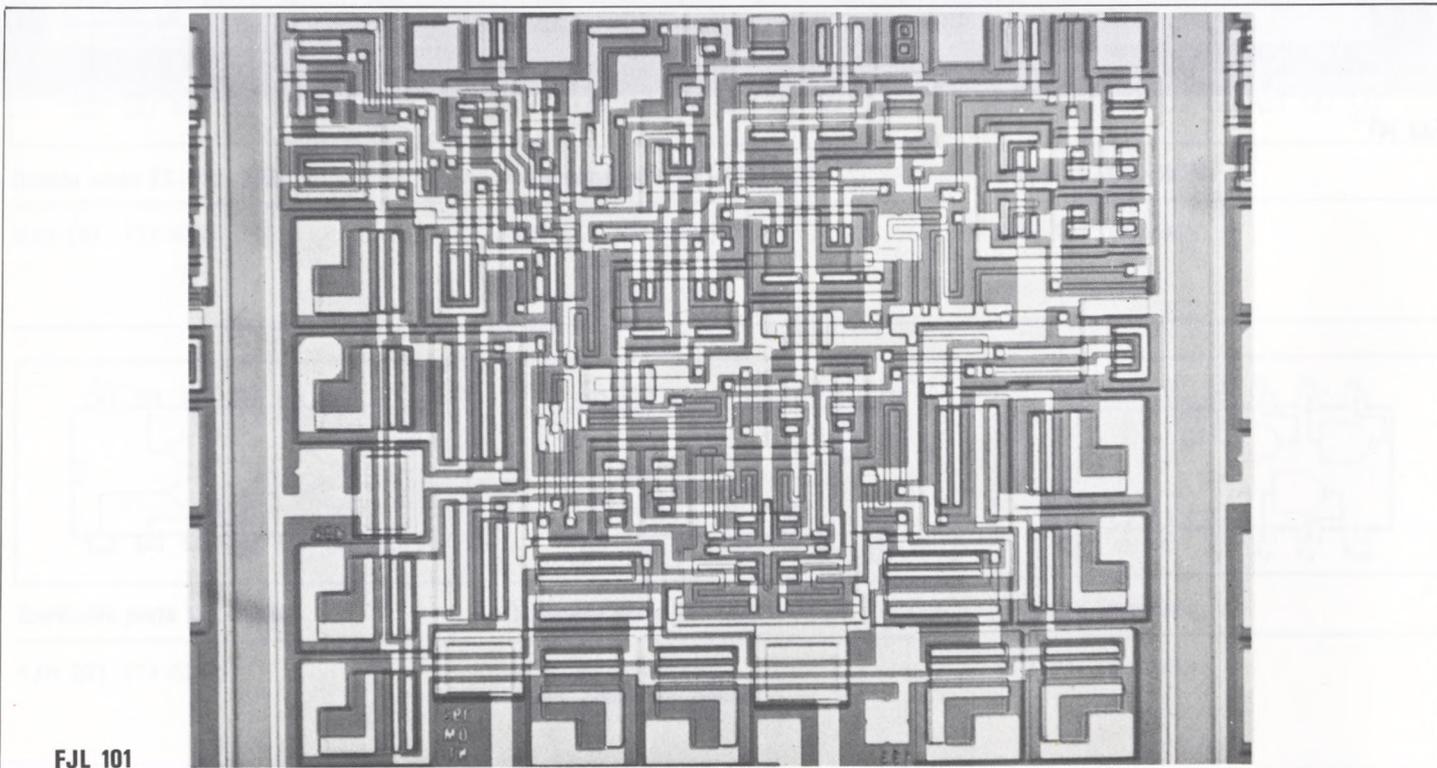
Double bascule JK maître esclave

FJJ 191 (74-76N)



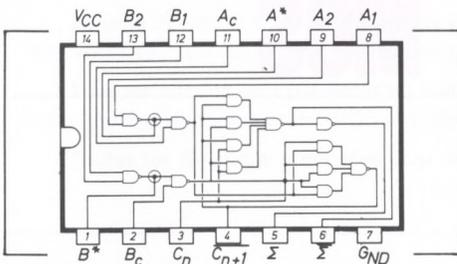
Double bascule JK maître esclave

FJJ 261 (74-107N)



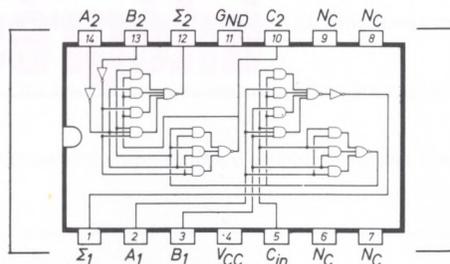
FJJ 101

CIRCUITS COMPLEXES



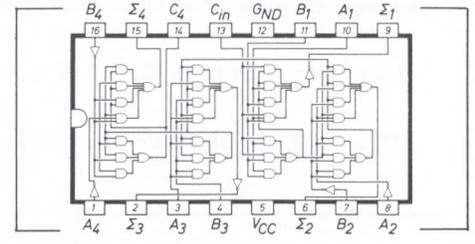
Additionneur simple

FJH 191 (74-80N)



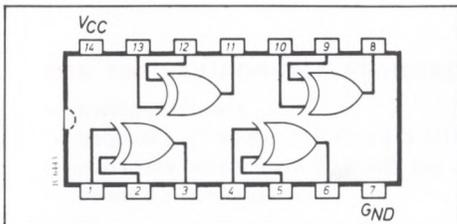
Additionneur 2 BITS

FJH 201 (74-82N)



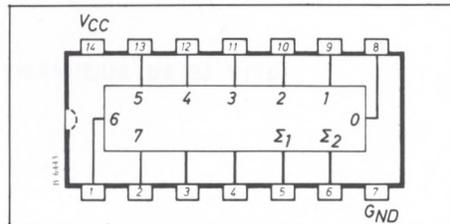
Additionneur 4 BITS

FJH 211 (74-83N)



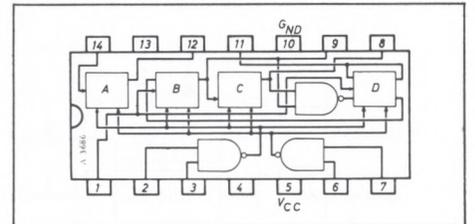
Quadruple - OU - EXCLUSIF

FJH 271 (74-86N)



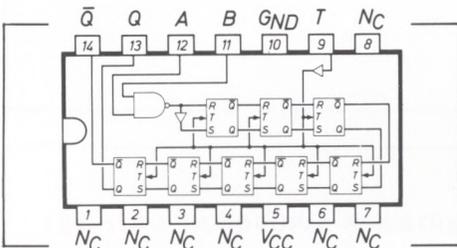
Contrôleur parité 8 BITS

FJH 281 (74-180N)



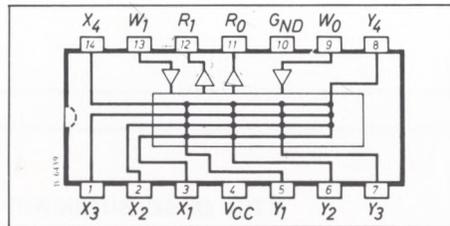
Décade de comptage

FJJ 141 (74-90 N)



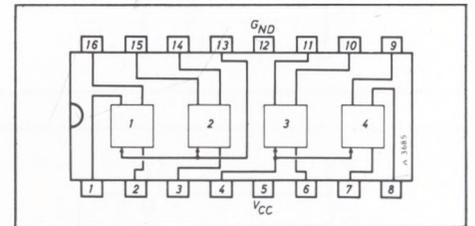
Registre à décalage 8 BITS

FJJ 151 (74-91 N)



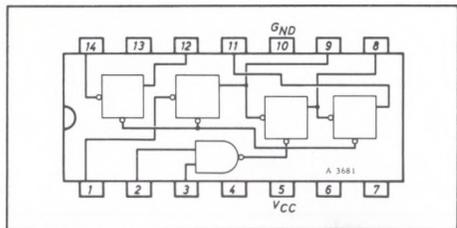
Mémoire 16 BITS

FJJ 161 (74-81 N)



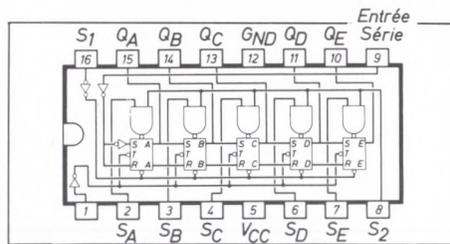
Mémoire 4 BITS

FJJ 181 (74-75 N)



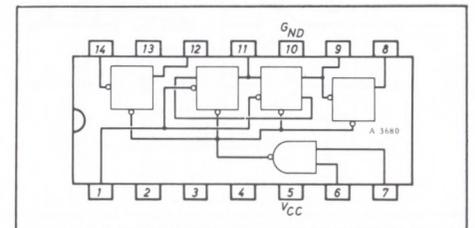
Diviseur par 16

FJJ 211 (74-93N)



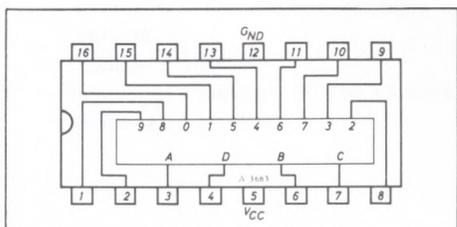
Registre à décalage 5 BITS

FJJ 241 (74-96 N)



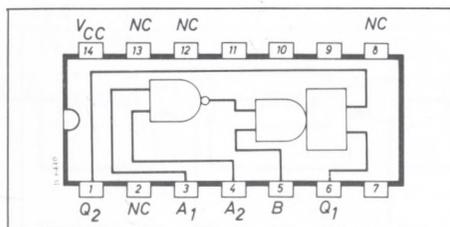
Diviseur par 12

FJJ 251 (74-92 N)



Décodeur par affichage numérique

FJL 101 (74-41N)



Monostable

FJK 101 (74-121N)

BASCULES

circuits intégrés MOS



Figure 10. Addition à 1 bit



Figure 11. Addition à 2 bits



Figure 12. Addition à 3 bits



Figure 13. Addition à 4 bits



Figure 14. Addition à 5 bits



Figure 15. Addition à 6 bits



Figure 16. Addition à 7 bits



Figure 17. Addition à 8 bits



Figure 18. Addition à 9 bits



Figure 19. Addition à 10 bits



Figure 20. Addition à 11 bits



Figure 21. Addition à 12 bits



Figure 22. Addition à 13 bits



Figure 23. Addition à 14 bits



Figure 24. Addition à 15 bits

SÉRIE FD CIRCUITS MOS

La série FD est une famille de circuits intégrés monolithiques composés de fonctions complexes réalisées en technique MOS avec des transistors de type canal P à enrichissement.

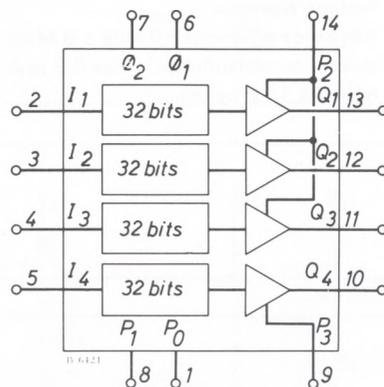
Tous les circuits sont présentés en boîtiers DIL hermétiques de construction céramique-métal (14 - 16 - 24 broches) et sont garantis dans la plage de température — 55 à + 85° C.

Toutes les fonctions proposées sont électriquement compatibles d'emploi avec des circuits intégrés bipolaires du type DTL ou TTL.

A) LES REGISTRES A DÉCALAGE

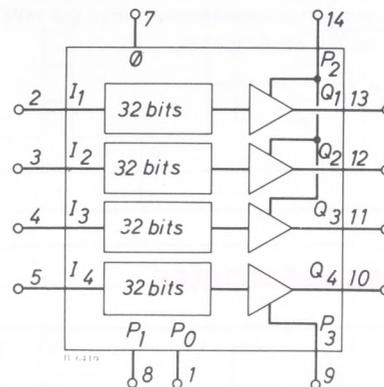
FDN 106 : QUADRUPLE REGISTRE DYNAMIQUE DE 32 BITS

- horloge biphasée
- fréquence d'horloge : 10 KHz à 3 MHz
- puissance consommée : 0,6 mW par bit
- boîtier à 14 broches.



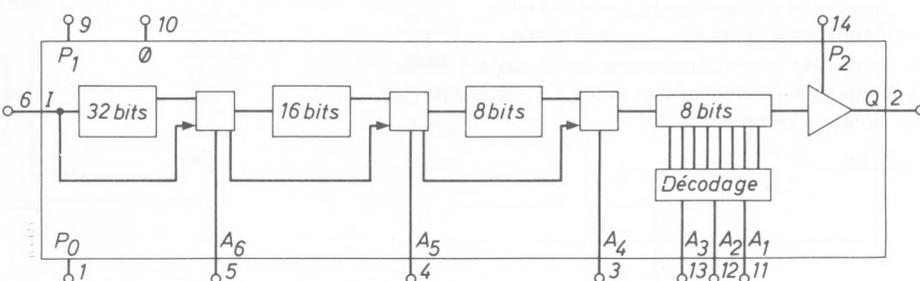
FDN 116 : QUADRUPLE REGISTRE DYNAMIQUE DE 32 BITS

- horloge monophasée
- fréquence d'horloge : 10 KHz à 1 MHz
- puissance consommée : 1 mW par bit.
- boîtier à 14 broches.



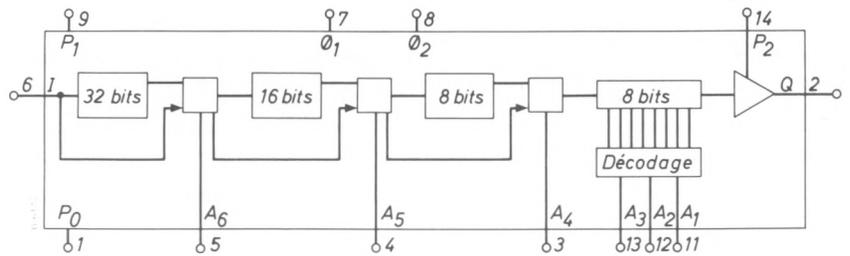
FDN 126 : REGISTRE A DÉCALAGE DE LONGUEUR AJUSTABLE

- longueur : 1 à 64 bits ajustable à volonté
- horloge biphasée
- fréquence d'horloge : 10 KHz à 3 MHz
- boîtier à 14 broches.



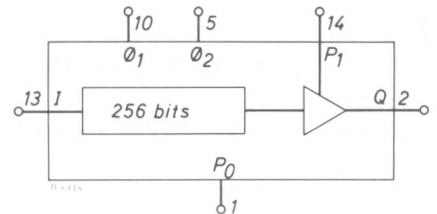
FDN 136 : REGISTRE A DÉCALAGE DE LONGUEUR AJUSTABLE

- longueur : 1 à 64 bits ajustable à volonte
- horloge monophasée
- fréquence d'horloge : 10 KHz à 1 MHz
- boîtier à 14 broches.



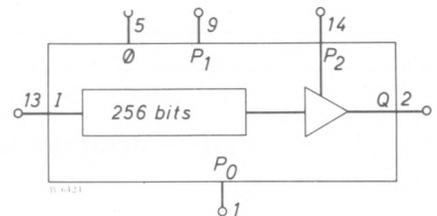
FDN 146 : REGISTRE DYNAMIQUE DE 256 BITS

- horloge biphasée
- fréquence d'horloge 10 KHz à 3 MHz
- puissance consommée : max 0,2 mW par bit à 1 MHz
- boîtier à 14 broches.



FDN 156 : REGISTRE DYNAMIQUE DE 256 BITS

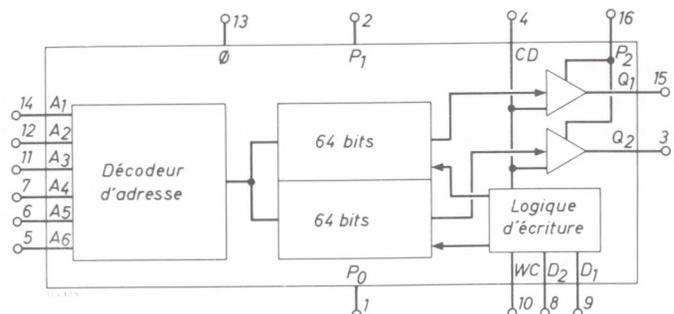
- horloge monophasée
- fréquence d'horloge : 10 KHz à 1 MHz
- puissance consommée : max 0,6 mW par bit à 1 MHz
- boîtier à 14 broches.



B) LES MÉMOIRES

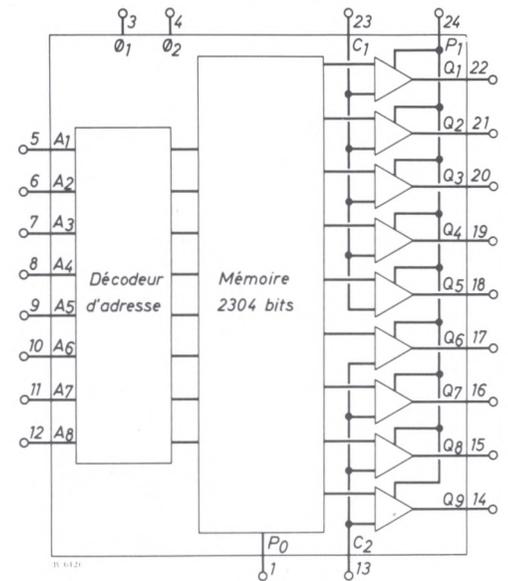
FDQ 106 : MÉMOIRE A LECTURE/ÉCRITURE DE 128 BITS

- organisation en 64 mots de 2 bits
- lecture non destructive
- décodage d'adresse incorporé
- horloge monophasée
- fréquence d'interrogation : max 1 MHz
- fréquence d'écriture : max 1 MHz
- puissance totale consommée : 135 mW à 1 MHz
- puissance consommée au repos : 3 µW par bit
- boîtier à 16 broches.



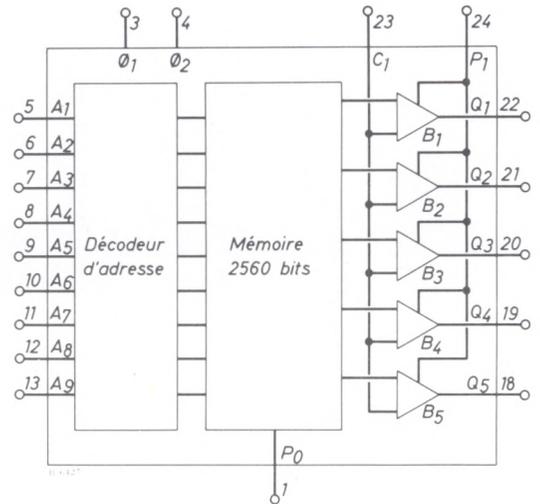
FDR 106 Z : MÉMOIRE PASSIVE DE 2 304 BITS

- organisation en 256 mots de 9 bits
- décodage d'adresse incorporé
- horloge biphasée
- inscription par masquage du contenu de la matrice
- fréquence d'interrogation : max 1 MHz
- puissance consommée : 90 mW à 1 MHz
- boîtier à 24 broches.



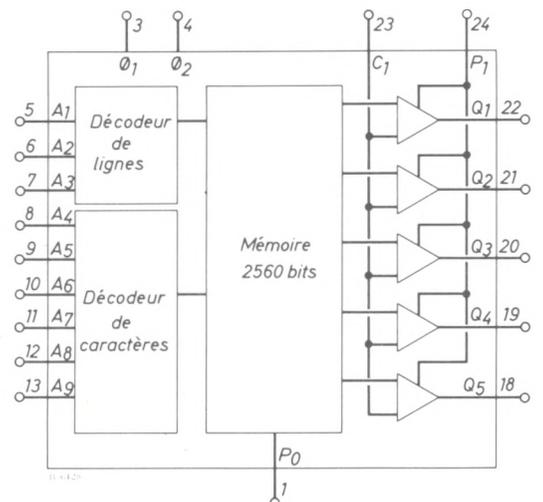
FDR 116 Z : MÉMOIRE PASSIVE DE 2 560 BITS

- organisation en 512 mots de 5 bits
- décodage d'adresse incorporé
- horloge biphasée
- inscription par masquage du contenu de la matrice
- fréquence d'interrogation : max 1,2 MHz
- puissance consommée : 90 mW à 1 MHz
- boîtier à 24 broches.



FDR 116 ZI : GÉNÉRATEUR DE CARACTÈRES

- code : ASCII*
 - nombre de caractères alphanumériques : 64
 - décodages incorporés
 - temps d'accès : max 850 ns
 - boîtier à 24 broches.
- * American System Code for Information Interchange.



circuits intégrés

pour applications

linéaires

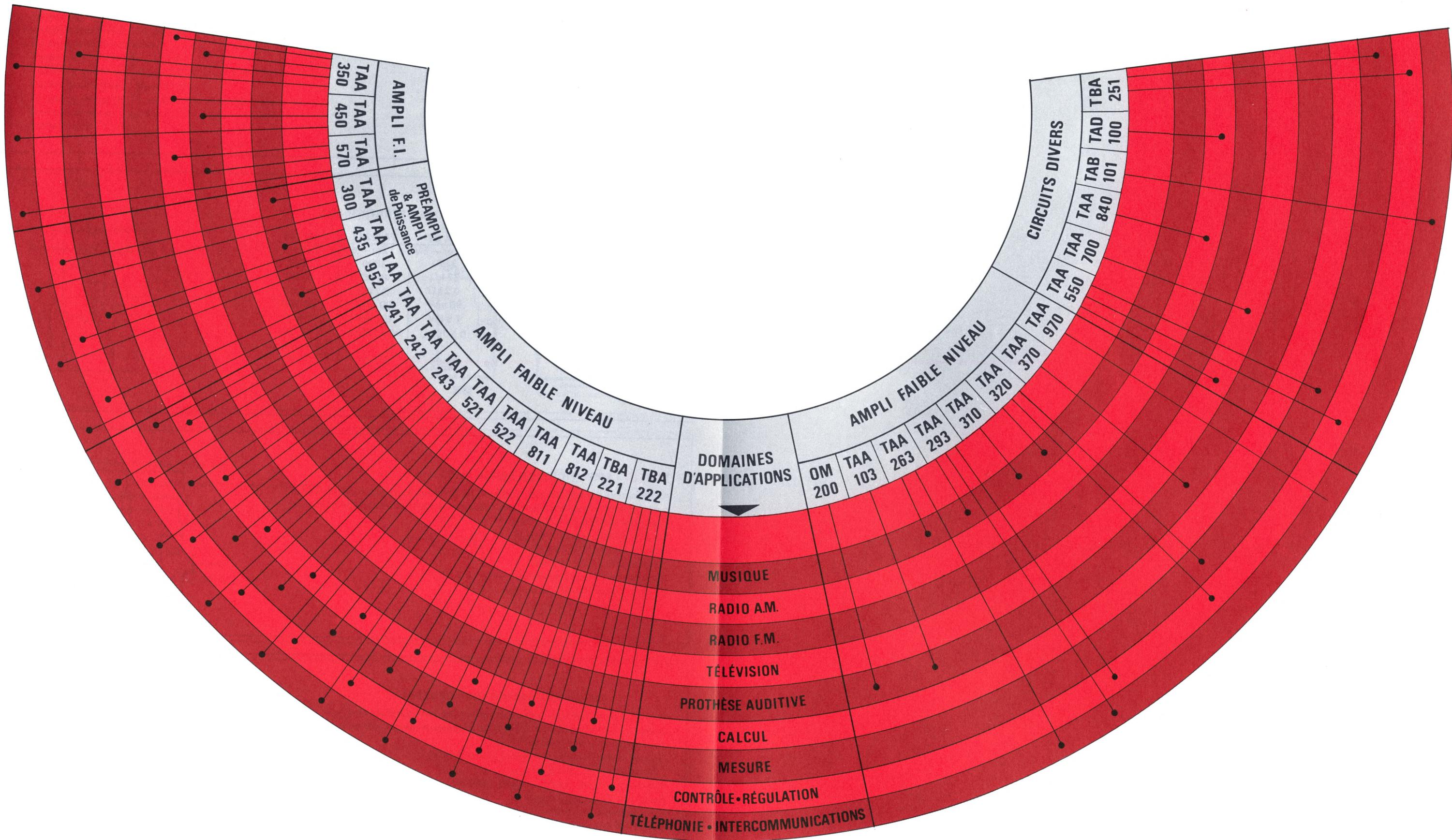
tableau de sélection

des

circuits intégrés

linéaires





OM 200 - AMPLIFICATEUR FAIBLE NIVEAU

Amplificateur faible niveau, composé de 3 étages à couplage direct, utilisé principalement pour la prothèse auditive.

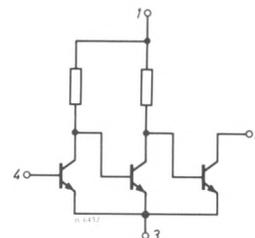
Tension d'alimentation : + 1,3 V

Gain de transfert (à 1 kHz) : 80 dB

Puissance de sortie : 0,2 mW

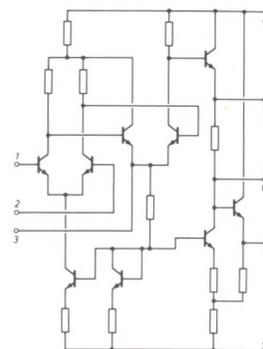
Température de fonctionnement : max 80° C

Boîtier : type F 1



TAA 241 / TAA 242 / TAA 243 - AMPLIFICATEURS OPÉRATIONNELS

	TAA 241	TAA 242	TAA 243
Tensions d'alimentation :	+ 12 et - 6 V	+ 12 et - 6 V	+ 12 et - 6 V
Gain en tension :	typ. 3400	3600	2300
Résistance d'entrée :	typ. 32 kΩ	40 kΩ	20 kΩ
Résistance de sortie :	typ. 0,2 kΩ	0,2 kΩ	0,2 kΩ
Puissance consommée (au repos) :	typ. 90 mW	90 mW	80 mW
Tension de décalage (à l'entrée) :	typ. 1,5 mV	0,5 mV	1 mV
T _{amb} :	0 à 70° C	55 à 125° C	- 20 à + 100° C
Boîtier :	typ. TO-99	TO-99	TO-99



TAA 263 - AMPLIFICATEUR FAIBLE NIVEAU

Amplificateur d'usage général composé de 3 étages à couplage direct. Utilisé principalement dans l'amplification à faible niveau dans une bande de fréquence s'étendant du continu à 600 KHz.

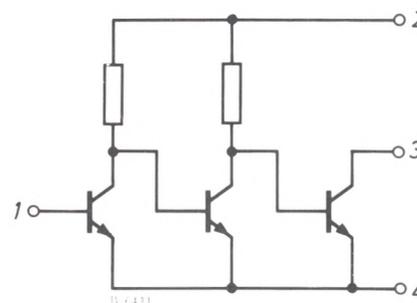
Tension d'alimentation : + 6 V

Gain de transfert : 75 dB

Puissance de sortie : 10 mW

Température de fonctionnement : - 20° à + 100° C

Boîtiers : type TO-18 (4 sorties).



TAA 293 - AMPLIFICATEUR D'USAGE GÉNÉRAL

Amplificateur à 3 étages à couplage direct. Sa configuration électrique particulière lui donne une grande souplesse d'emploi et permet son utilisation dans des applications très variées.

Tension d'alimentation : + 6 V

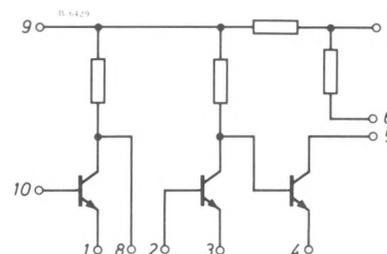
Gain de transfert : 80 dB

Fréquence de coupure (à - 3 dB) : 600 kHz

Puissance de sortie : 10 mW

Température de fonctionnement : max 70 °C

Boîtier : Type : TO-74



TAA 300 - AMPLIFICATEUR AF DE PUISSANCE

Amplificateur AF de puissance. Du fait de son très faible courant de repos le TAA 300 est particulièrement recommandé pour les équipements portables.

Tension d'alimentation : + 9 V

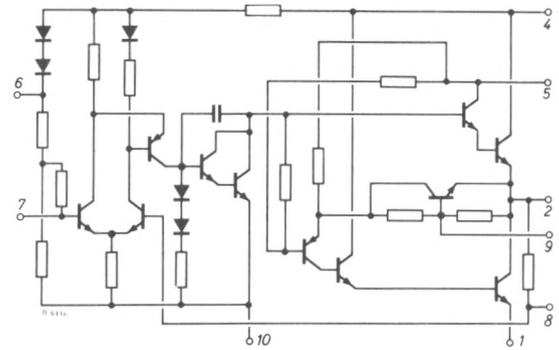
Tension d'entrée pour $P_O = 0,7 \text{ W}$: typ. 7 mV

Impédance d'entrée : typ. 15 k Ω

Puissance de sortie ($R_L = 8 \Omega$; $d_{tot} = 10 \%$) : typ. 1 W

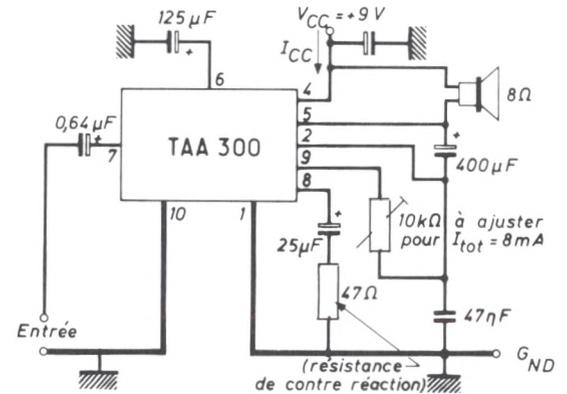
Courant de repos : typ. 8 mA

Boîtier : type TO-74



APPLICATION TYPE

Amplificateur de puissance 1 W (9 V - 8 Ω)



TAA 310 - PRÉAMPLIFICATEUR AF

Préamplificateur AF utilisé principalement en enregistrement et en lecture dans les magnétophones.

Tension d'alimentation : + 7 V

Tension de sortie : min 3,4 V_{eff} .

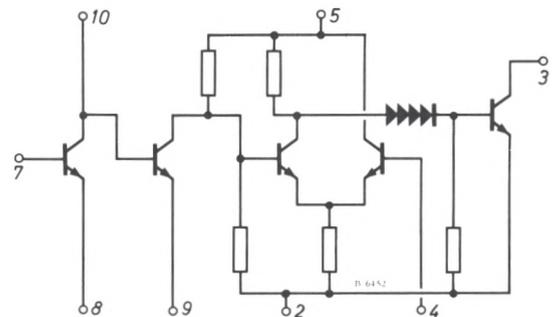
Gain en tension : 100 dB

Impédance d'entrée : min 20 k Ω

Bruit : max 4 dB

Température de fonctionnement : - 20° à + 70° C

Boîtier : Type TO-74



TAA 320 - PRÉAMPLIFICATEUR FAIBLE NIVEAU

Réalisé par l'association monolithique d'un transistor MOS et d'un transistor bipolaire NPN ce circuit est un amplificateur faible niveau utilisable comme adaptateur d'impédance.

Impédance d'entrée : 100 G Ω

Tension drain-source- V_{DS} : max 20 V

Tension porte-source- V_{GS} : max 14 V

Courant de drain- I_o : max 25 mA

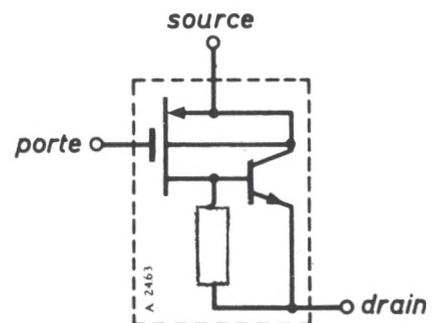
Transconductance (y_{21s}) : 40 mA/V

Conductance de sortie (g_{22s}) : 650 $\mu\text{A/V}$

P_{tot} ($T_{amb} \leq 25^\circ \text{ C}$) : max 200 mW

Température de fonctionnement : max 125° C

Boîtier : type TO-18.



TAA 350 - AMPLIFICATEUR FI

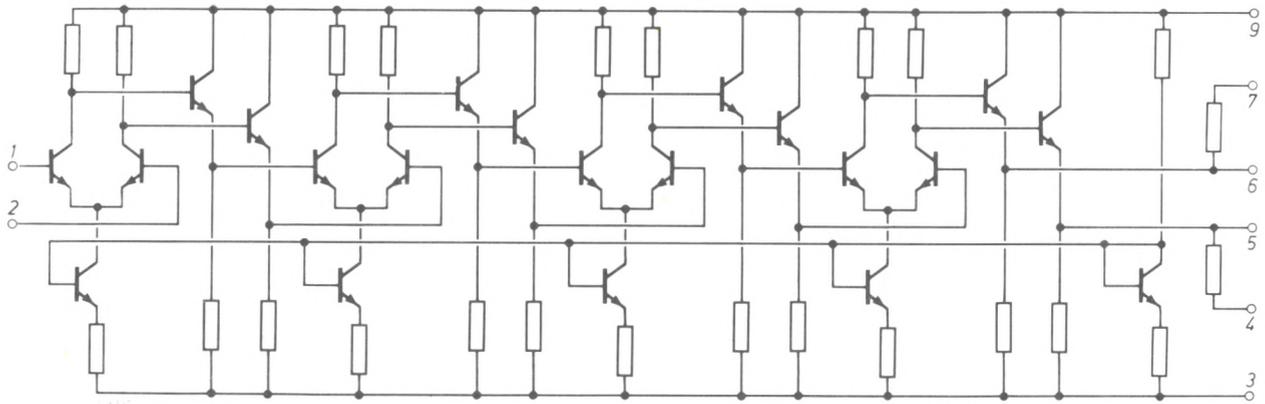
Amplificateur limiteur FI pour signaux modulés en fréquence, ce circuit permet une excellente réjection de la modulation d'amplitude.

Tension d'alimentation : + 6 V

Gain RF en tension (dans la zone linéaire) : 67 dB

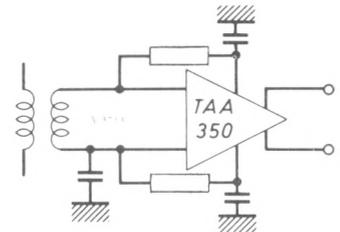
Fréquence de coupure (à - 3 dB) : 12 MHz

Boîtier : Type TO-74



APPLICATION TYPE

Amplificateur FI pour FM 5,5 MHz ou 10,7 MHz
précédemment feuillet 23



TAA 370 - AMPLIFICATEUR FAIBLE NIVEAU

Amplificateur audiofréquence à faible consommation conçu spécialement pour équiper des appareils de prothèse auditive.

Tension d'alimentation : + 1,3 V

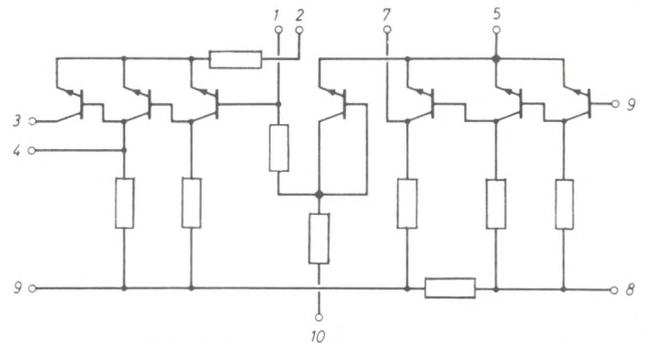
Gain de transfert : typ. 90 dB

Puissance de sortie ($d_{101} = 10\%$) : typ. 1,5 mW

Consommation (sans l'étage de sortie) : typ. 0,4 mA

Températures de fonctionnement : - 55 à + 85° C

Boîtier : type TO-89



TAA 435 - PRÉAMPLIFICATEUR AF

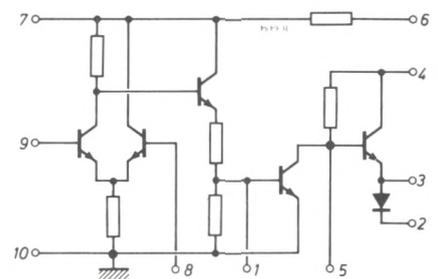
Préamplificateur AF qui, de par la valeur de son courant de sortie, permet la commande d'élément de puissance.

Tension d'alimentation : + 14 V

Gain en tension : typ. 80 dB

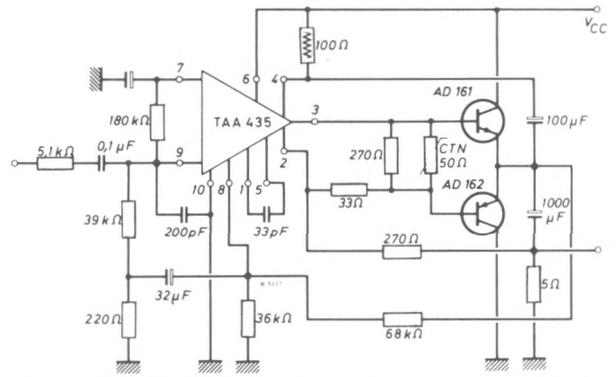
Température de fonctionnement : - 25 à + 85° C

Boîtier : type TO-74



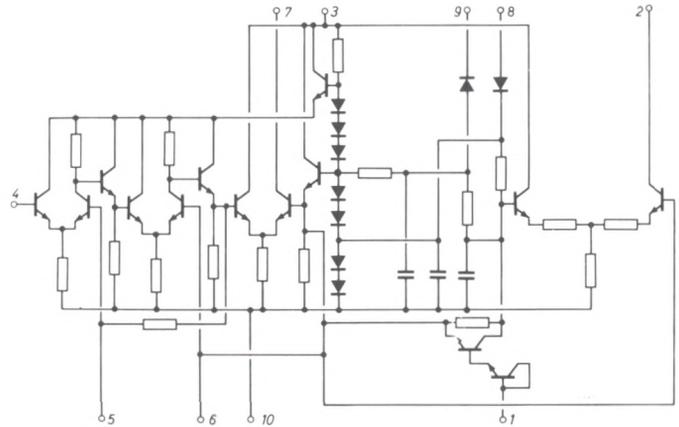
APPLICATION TYPE TAA 435

Amplificateur de puissance réalisé avec la paire de transistors complémentaires AD 161 - AD 162 (4 W - 14 V - 5 Ω).



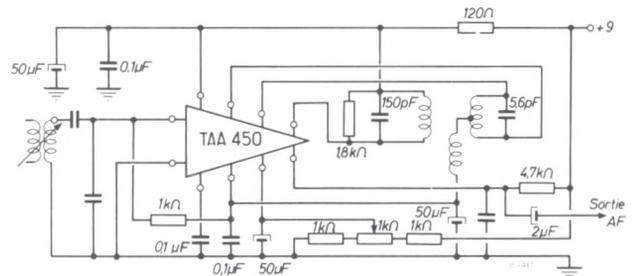
TAA 450 - AMPLIFICATEUR FI

Amplificateur limiteur FI, démodulateur FM, et préamplificateur AF à commande de gain par courant continu.
 Tension d'alimentation : + 7,5 V
 Gain en tension FI ($F_o = 5,5$ MHz) = typ. 69 dB
 Tension de sortie AF : typ. $0,4 V_{eff}$.
 Bande passante FI (− 3 dB) : typ. 10 MHz
 Température de fonctionnement : − 20 à + 60 °C
 Boîtier : type TO.74



APPLICATION TYPE

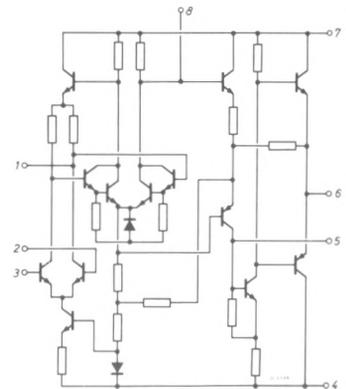
Le TAA 450 en amplificateur FI (10,7 MHz) pour poste FM portable alimenté sous 9 V.



TAA 521 /TAA 522 - AMPLIFICATEURS OPÉRATIONNELS

Le TAA 521 et TAA 522 sont des amplificateurs opérationnels d'usage général. Leur conception leur permet de présenter à la fois une haute impédance d'entrée, un grand gain de faible valeurs de la tension de décalage et du courant de polarisation.

		TAA 521	TAA 522
Gain en boucle ouverte	typ.	45 000	45 000
Rapport de réjection de mode commun	typ.	90 dB	90 dB
Résistance d'entrée différentielle	typ.	250 kΩ	400 kΩ
Tension de décalage à l'entrée ($R_S \leq 10$ kΩ)	typ.	2 mV	1 mV
Courant de polarisation	typ.	0,3 μA	0,2 μA
Excursion dynamique de la tension de sortie ($R_L \geq 2$ kΩ)	typ.	± 14 V	14 V
Dissipation totale	typ.	80 mW	80 mW
Boîtier type	typ.	TO-99	TO-99

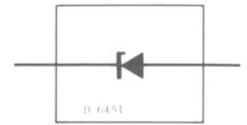


TAA 550 - STABILISATEUR DE TENSION

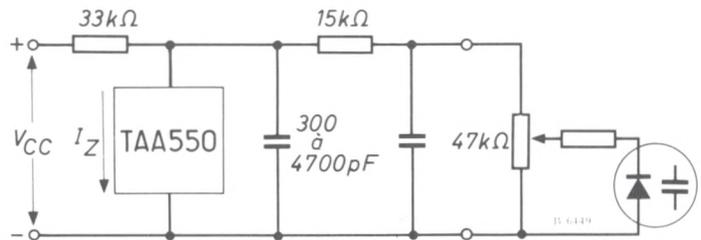
Stabilisateur de tension spécialement conçu pour alimentation de la diode à variation de capacité (varicap).

Tension stabilisée 31-32 V — Point Rouge
32-34 V — Point Jaune
34-35 V — Point Vert

Courant nominal de fonctionnement : typ. 5 mA
Résistance dynamique : typ. 12 Ω
Coefficient de température : typ. 0,13 mV/°C
Boîtier : type (TO-18 - 2 broches).



APPLICATION TYPE

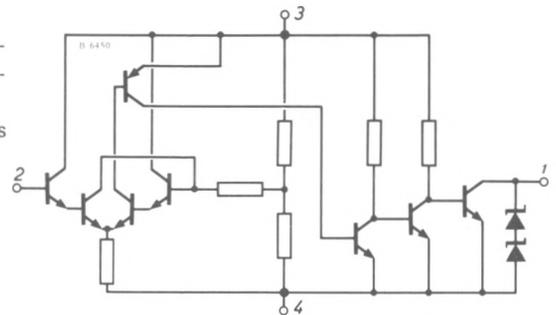


TAA 560 DÉTECTEUR DE NIVEAU

Ce circuit est basé sur un Trigger Schmitt sensible à de faible variation de tension permettant la commande d'éléments extérieurs lorsque ceux-ci ne nécessitent pas un courant supérieur à 50 mA.

Circuit de commande pour le contrôle du temps d'obturation des appareils photographiques à partir d'une cellule photo-résistante.

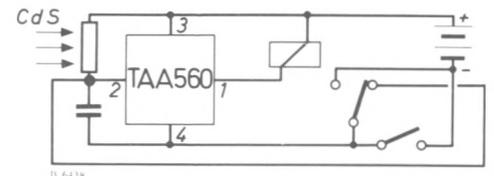
Tension d'alimentation nominale : + 2,5 V
Gamme de temps d'obturation : 2 ms à 2 s
Cellule photo-résistante : $R_{obs} \leq 20 \text{ M}\Omega$
Relais : $L \leq 40 \text{ mH}$
 $R = 90 \Omega$
Boîtier : type TO 72



APPLICATION TYPE

Réglage de la vitesse des obturateurs des appareils de prises de vues, à partir de l'éclairement reçu par une cellule photo résistive.

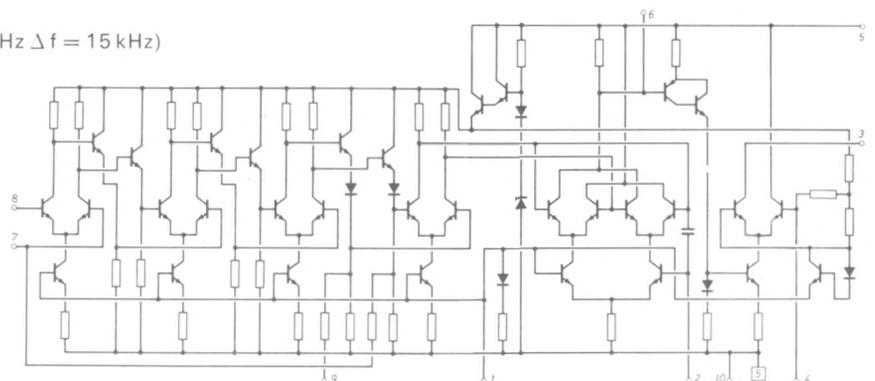
- Caractéristiques du relais : $L \leq 40 \text{ mH}$ et $R = 91 \Omega$.
- Pour un temps d'ouverture compris entre 0,002 et 2 s, la capacité doit être de l'ordre de 100 nF.



TAA 570 — AMPLIFICATEUR DÉMODULATEUR FI

Amplificateur limiteur FI pour signaux FM, démodulateur à coïncidence, préamplificateur AF à commande de volume par tension continue.

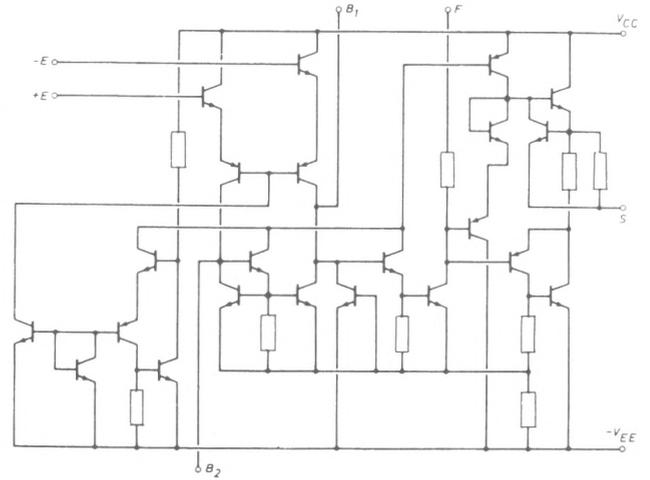
Tension d'alimentation : + 12 V
Tension de sortie AF : typ. 0,6 V_{eff} .
sur $R_L = 5,6 \text{ k}\Omega$ et à $f_o = 5,5 \text{ MHz}$ ($f_{mod} = 1 \text{ KHz}$ $\Delta f = 15 \text{ kHz}$)
Réjection AM ($V_i = 10 \text{ mV}$) : typ. 50 dB
Consommation : typ. 20 mA
Gamme de contrôle AF : min 60 dB
Boîtier : type TO-74



TAA 811/TAA 812 - AMPLIFICATEURS OPÉRATIONNELLS

Amplificateurs opérationnels d'usage général et de très haute performance. Ces circuits ne nécessitent qu'une seule capacité extérieure pour la compensation en fréquence.

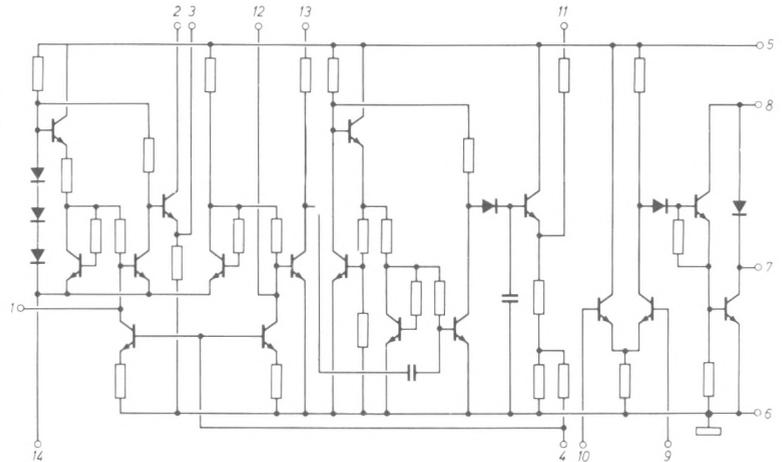
	TAA 811	TAA 812
Tension d'alimentation	de ± 5 V à ± 20 V	de ± 5 V à ± 20 V
Gain en bande ouverte ($R_L \geq 2 \text{ K}\Omega$)	typ. 150 000	160 000
Réjection de mode commun	typ. 90 dB	90 dB
Tension de décalage à l'entrée ($R_L \leq 10 \text{ K}\Omega$)	typ. 2 mV	1 mV
Résistance d'entrée différentielle	typ. 400 K Ω	800 K Ω
Excursion de la tension de sortie ($R_L = 10 \text{ K}\Omega$)	typ. ± 12 V	± 12 V
T_{amb}	0 à 70 °C	-55 à +125 °C
Boîtier	type TO-99	TO-99



TAA 840 - RÉCEPTEUR AM

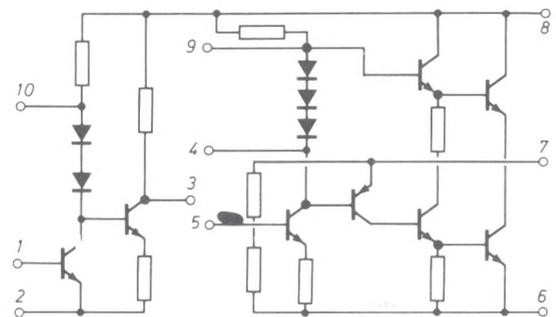
Le TAA 840 est un récepteur intégré PO-GO comprenant toutes les fonctions d'un superhétérodyne à l'exception de l'étage de sortie de puissance BF.

- Tension d'alimentation : 6 ou 9 V
- Sensibilité intrinsèque ($P_o = 50 \text{ mW}$) : Typ. 3 μV
- Sensibilité utilisable ($S/B = 26 \text{ dB}$) : Typ. 20 μV
- Gamme de CAG : Typ. 64 dB
- T_{amb} : -20 à +55 °C
- Boîtier : Type DIL 14.



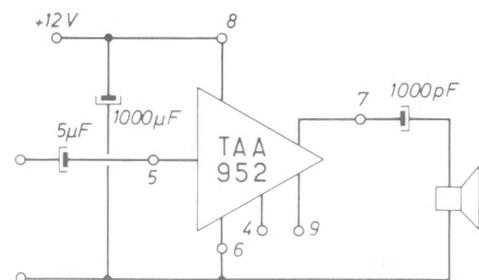
TAA 952 - AMPLIFICATEUR AF DE PUISSANCE

- Tension d'alimentation : typ. 12 V
- Puissance de sortie ($R_L = 8 \Omega$, $d_{tot} = 10 \%$) : typ. 1,1 W
- Gain en tension ($f = 1 \text{ kHz}$) : typ. 58 dB
- Distorsion à 300 mW ($R_s = 600 \Omega$) : typ. 2 %
- Résistance d'entrée : typ. 600 Ω
- T_{amb} : -55 à +125 °C
- Boîtier : Type TO - 100.



APPLICATION TYPE

Amplificateur de puissance pour équipements embarqués.



TAA 970 - AMPLIFICATEUR FAIBLE NIVEAU

Le TAA 970 est un amplificateur faible niveau essentiellement destiné aux récepteurs téléphoniques, où, associé à des capsules piezo-électriques ou électrodynamiques, il permet le remplacement des capsules au carbone.

Courant d'alimentation : 10 à 100 mA

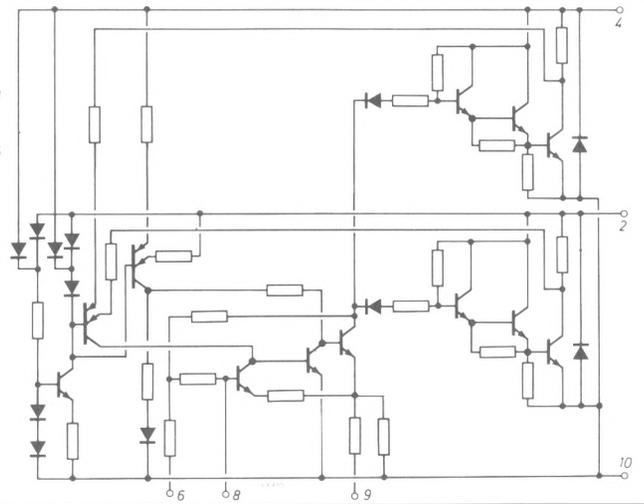
Gain en tension : 300

Tension de sortie ($d_{tot} \leq 5\%$) typ 1,4 V

Impédance de sortie : 100 Ω

T_{amb} : 0° à + 70 °C

Boîtier : type TO 74



TAB 101 - MODULATEUR - DÉMODULATEUR EN ANNEAU

De par son monolythisme, ce circuit présente une excellente similitude des quatre transistors et de ce fait diminue considérablement les risques de diaphonie.

I_{CBO} à $V_{CB} = 5 V$: max 100 nA

Appariement à $V_{CB} = 5 V$

$I_E = 150 \mu A$

$V_{BE1} - V_{BE2}$: max 5 mV

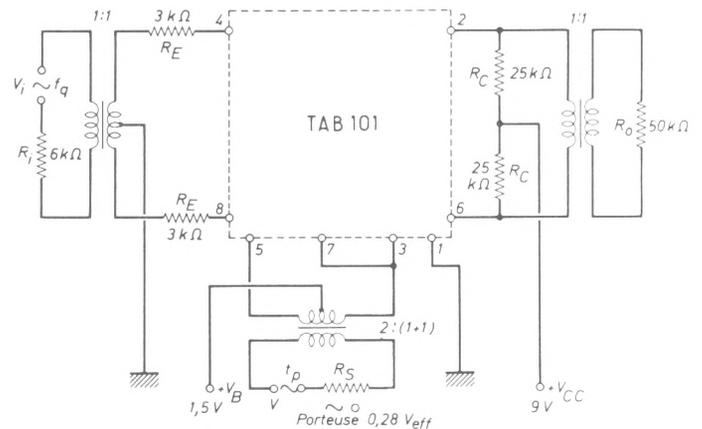
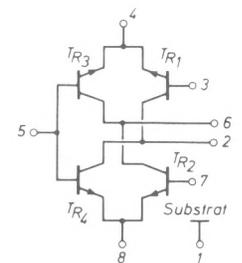
$V_{BE3} - V_{BE4}$: max 5 mV

$h_{21b1} - h_{21b2}$: max $8,10^{-3}$

$h_{21b3} - h_{21b4}$: max $8,10^{-3}$

T_{amb} : 0 à + 75 °C

Boîtier : type (TO-74)



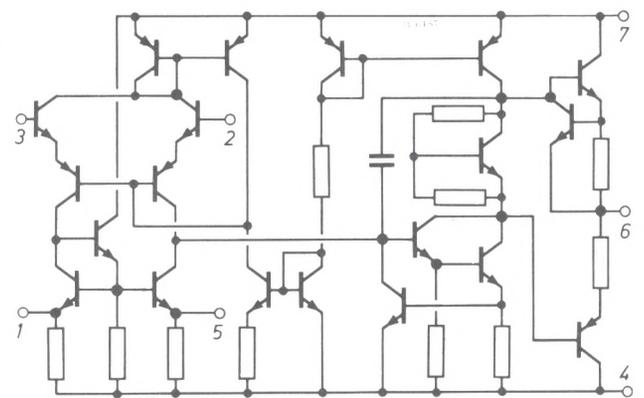
APPLICATION TYPE

Modulateur-Démodulateur pour téléphonie à courant porteur.

TBA 221/TBA 222

Amplificateurs opérationnels à haute performance ne nécessitant aucun composant extérieur pour la compensation en fréquence et présentant une protection contre les courts-circuits.

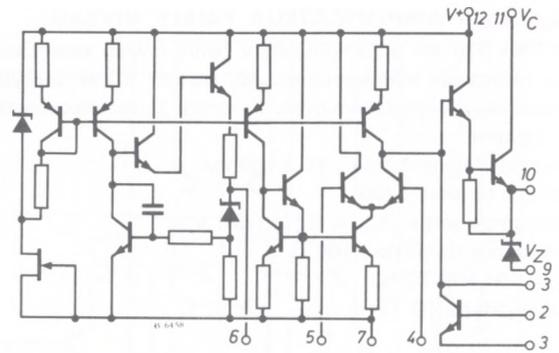
	TBA 221	TBA 222
— Gain en boucle ouverte	typ. 100 000	200 000
— Taux de réjection de mode commun	typ. 90 dB	90 dB
— Résistance différentielle d'entrée	typ. 1 M Ω	1 M Ω
— Excursion de la tension de sortie ($R_L \geq 10 K\Omega$)	typ. $\pm 14 V$	$\pm 14 V$
— Consommation à vide	typ. 50 mW	50 mW
— Tension de décalage	typ. 2 mV	1 mV
— T_{amb}	0° C à + 70° C	— 55° C à + 125° C
— Boîtier	typ. TO 99 ou DIL 14	TO 99



TBA 281 - RÉGULATEUR DE TENSION

Le TBA 281 est un régulateur de tensions positives ou négatives. La tension négative peut varier de 2 V à 37 V et le courant de sortie atteindre 150 mA. Ce dispositif est protégé contre les courts-circuits de la charge.

- Régulation de ligne ($12\text{ V} \leq V_i \leq 15\text{ V}$) : typ 0,01 % V_O
- Régulation de charge ($1\text{ MH} \leq I_L \leq 50\text{ mA}$) : typ 0,02 % V_O
- Stabilité en température : typ $2010^{-6}/^{\circ}\text{C}$
- Stabilité à long terme : typ 0,1 %/1 000 h
- T_{amb} 0 à + 70° C
- Boîtier : type TO-100

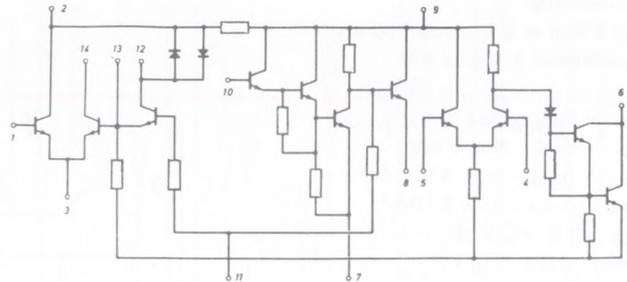


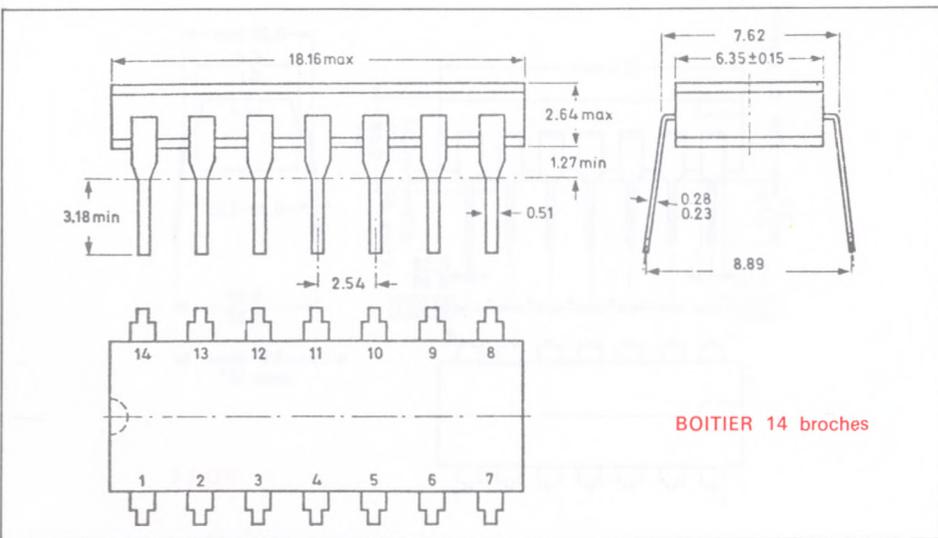
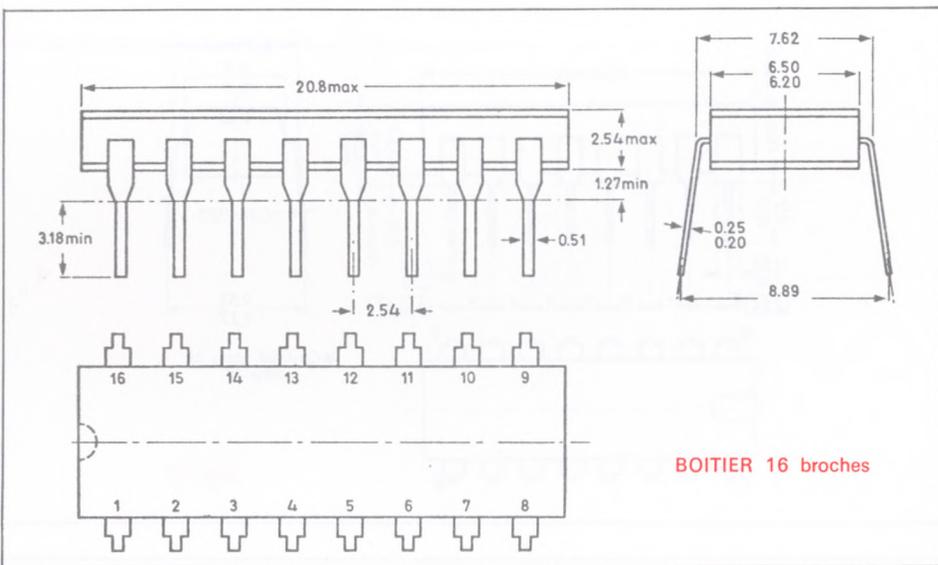
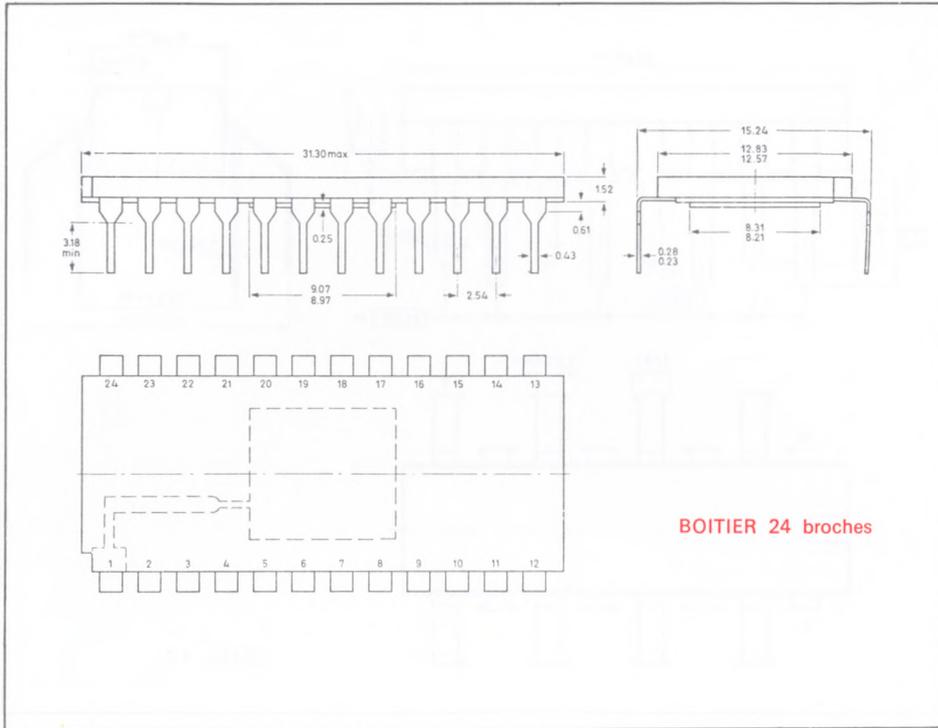
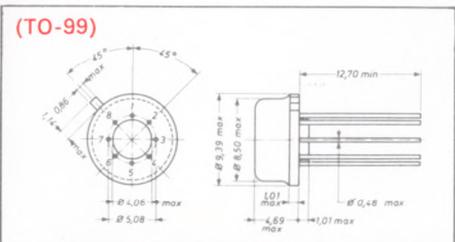
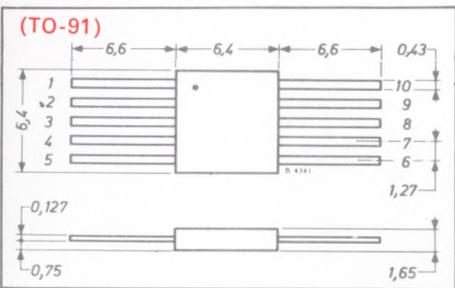
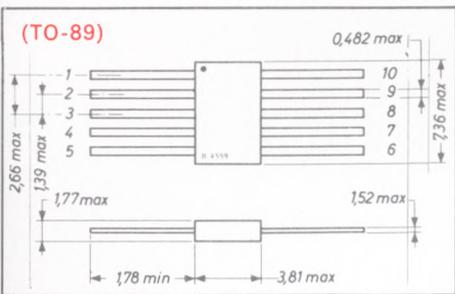
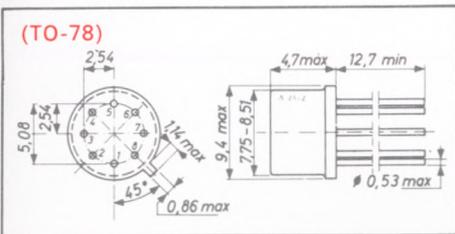
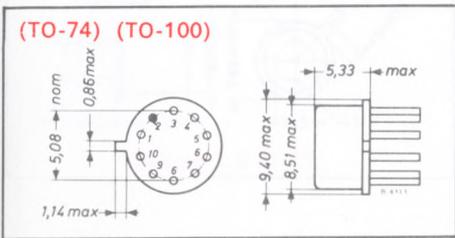
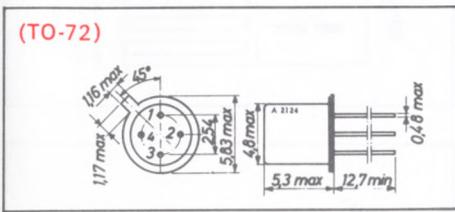
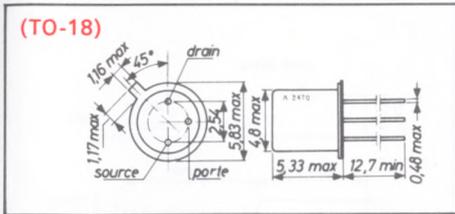
TAD 100 - RÉCEPTEUR AM-PO-GO

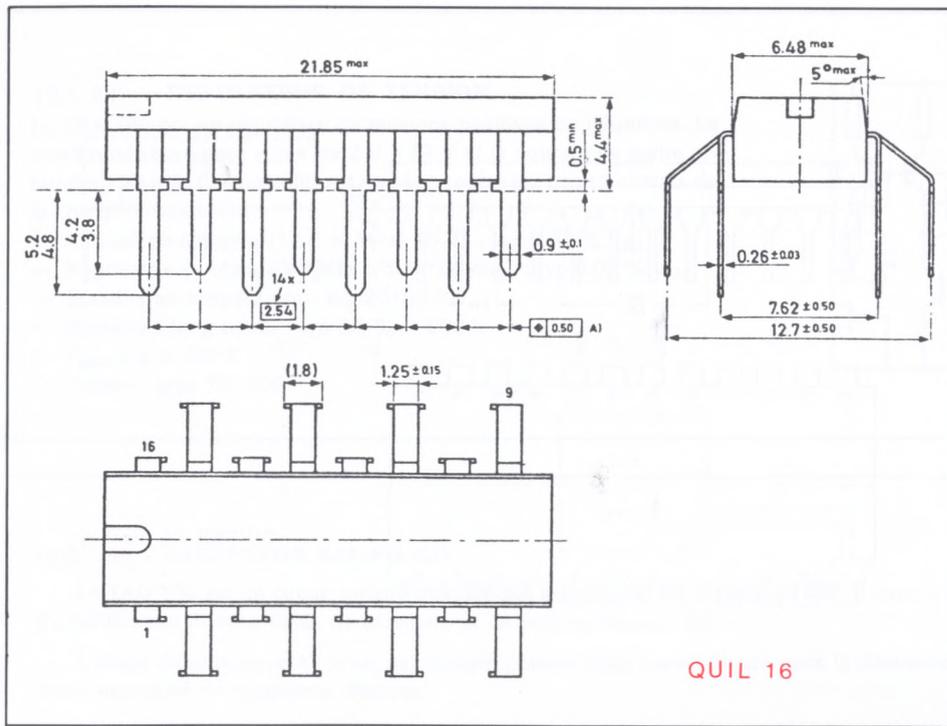
Le TAD 100 est un circuit intégré monolithique conçu pour les récepteurs AM. Il remplit les fonctions de mélangeur, d'oscillateur local, d'amplificateur FI avec CAG, de détecteur et de préamplificateur AF.

L'étage de puissance AF n'est pas intégré laissant ainsi toute latitude dans la détermination du niveau de puissance de sortie par un choix approprié de transistors discrets.

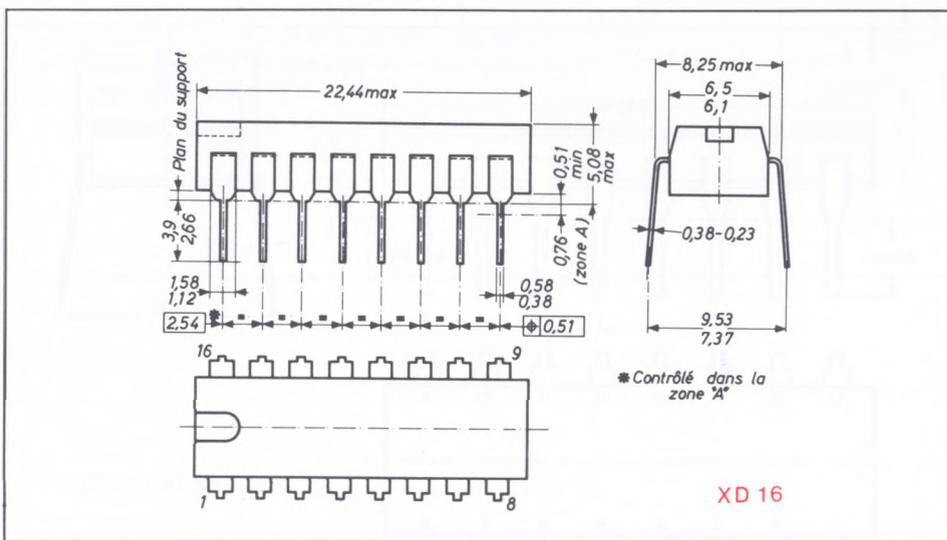
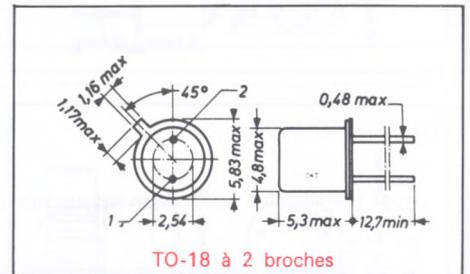
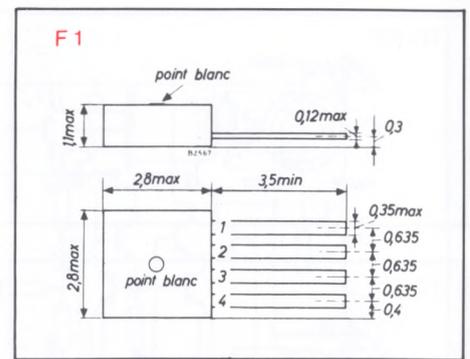
- Tension d'alimentation : 6 ou 9 V
- Sensibilité brute ($P_o = 50\text{ mW}$) : typ. 5 V
- Sensibilité utilisable (S/B = 26 dB) : typ. 30 V
- Gamme de CAG : max. 60 dB
- T_{amb} : - 25 à 155 °C
- Boîtier : type DIL 14



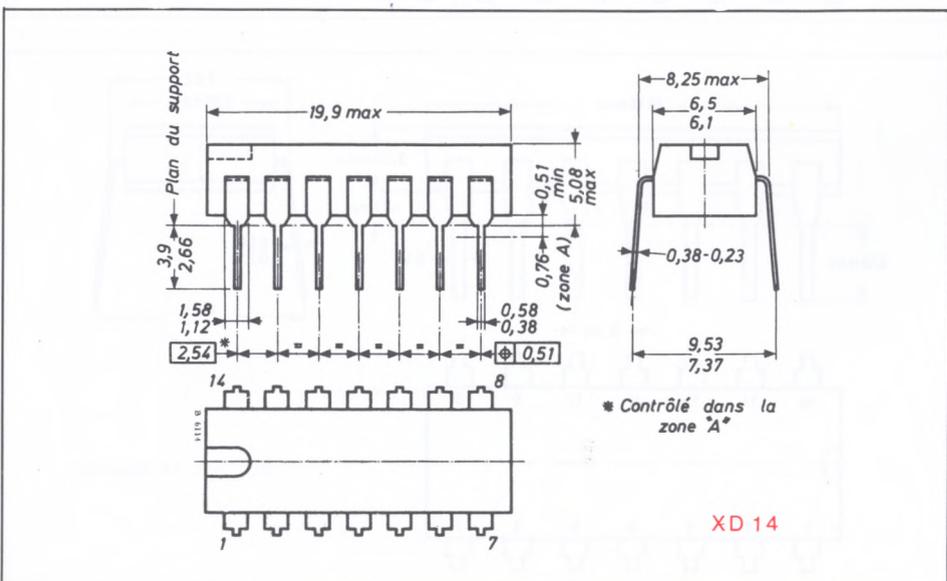




QUIL 16



XD 16



XD 14



R.T.C. LA RADIOTECHNIQUE-COMPELEC

TÉLÉCOMMUNICATIONS/TECHNIQUES SPATIALES ET NUCLÉAIRES/ÉLECTRONIQUE INDUSTRIELLE/CALCUL ÉLECTRONIQUE
ÉLECTRONIQUE AUTOMOBILE/ÉLECTRONIQUE GRAND PUBLIC/R.T.C. DISTRIBUTION
130 AVENUE LEDRU-ROLLIN - PARIS XI* - TÉLÉPHONE : 797-99-30

DIVISION COGECO : 21 RUE DE JAVEL - PARIS XV* - TÉLÉPHONE : 532-41-99

USINES ET LABORATOIRES : CAEN - CHARTRES - DREUX - EVREUX - JOUÉ-LES-TOURS - SURESNES - TOURS
R. C. PARIS 67 B 4247
